

日 本 国 特 許 庁
JAPAN PATENT OFFICE



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2000年 8月 7日

出 願 番 号

Application Number:

特願2000-238699

出 願 人
Applicant(s):

セイコーエプソン株式会社

2001年 6月26日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造

出証番号 出証特2001-3060387

【書類名】 特許願

【整理番号】 J0079962

【提出日】 平成12年 8月 7日

【あて先】 特許庁長官殿

【国際特許分類】 G02F 1/13

【発明者】

【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内

【氏名】 河田 英徳

【特許出願人】

【識別番号】 000002369

【氏名又は名称】 セイコーエプソン株式会社

【代表者】 安川 英昭

【代理人】

【識別番号】 100093388

【弁理士】

【氏名又は名称】 鈴木 喜三郎

【連絡先】 0 2 6 6 - 5 2 - 3 1 3 9

【選任した代理人】

【識別番号】 100095728

【弁理士】

【氏名又は名称】 上柳 雅誉

【選任した代理人】

【識別番号】 100107261

【弁理士】

【氏名又は名称】 須澤 修

【手数料の表示】

【予納台帳番号】 013044

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9711684

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 遮光膜およびこの遮光膜を備えた電気光学装置用基板および電気光学装置並びに電子機器

【特許請求の範囲】

【請求項 1】 高融点の金属単体または金属化合物であるメタル層と、
前記メタル層の少なくとも一方の面に積層された無酸素系の高融点の金属または金属化合物でなるバリア層を備えることを特徴とする遮光膜。

【請求項 2】 前記バリア層は、窒素化合物、シリコン化合物、タングステン化合物、タングステン、シリコンのうちの 1 種からなることを特徴とする請求項 1 に記載の遮光膜。

【請求項 3】 前記バリア層の窒素化合物が、 SiN 、 TiN 、 WN 、 MoN 、 CrN のいずれかであることを特徴とする請求項 2 に記載の遮光膜。

【請求項 4】 前記バリア層のシリコン化合物が、 TiSi 、 WSi 、 MoSi 、 CoSi 、 CrSi のいずれかであることを特徴とする請求項 2 に記載の遮光膜。

【請求項 5】 前記バリア層のタングステン化合物が、 TiW 、 MoW のいずれかであることを特徴とする請求項 2 に記載の遮光膜。

【請求項 6】 前記メタル層の金属単体が、 Ti 、 W 、 Mo 、 Co 、 Cr のいずれかであることを特徴とする請求項 1 に記載の遮光膜。

【請求項 7】 前記メタル層の金属化合物が、 TiN 、 TiW 、 MoW のいずれか一方であることを特徴とする請求項 1 に記載の遮光膜。

【請求項 8】 前記バリア層の膜厚が、 $3 \sim 150 \text{ nm}$ であることを特徴とする請求項 1 ないし請求項 7 のいずれかに記載の遮光膜。

【請求項 9】 前記メタル層の膜厚が、 $10 \sim 200 \text{ nm}$ であることを特徴とする請求項 1 ないし請求項 8 のいずれかに記載の遮光膜。

【請求項 10】 前記メタル層の両面に前記バリア層が積層されていることを特徴とする請求項 1 ないし請求項 9 のいずれかに記載の遮光膜。

【請求項 11】 前記メタル層は、光反射性のメタル層と光吸収性のメタル層で構成されることを特徴とする請求項 1 ないし請求項 10 に記載の遮光膜。

【請求項 1 2】 前記光吸収性のメタル層は、窒化化合物であることを特徴とする請求項 1 1 に記載の遮光膜。

【請求項 1 3】 前記遮光性のメタル層の両面に、前記光吸収性のメタル層を積層して構成されることを特徴とする請求項 1 1 または請求項 1 2 に記載の遮光膜。

【請求項 1 4】 高融点の金属単体または金属化合物であるメタル層と、前記メタル層の少なくとも一方の面に積層された前記メタル層の酸化を保護する高融点の金属または金属化合物でなる保護層を備えることを特徴とする遮光膜。

【請求項 1 5】 請求項 1 ないし請求項 1 4 に記載の遮光膜を備えたことを特徴とする電気光学装置用基板。

【請求項 1 6】 電気光学物質を挟持した一対の基板と、一方の基板上に設けられたスイッチング素子と、前記スイッチング素子に対向する位置に設けられた遮光膜とを有する電気光学装置において、

前記遮光膜は、高融点の金属単体または金属化合物であるメタル層と、

前記メタル層の少なくとも一方の面に積層された無酸素系の高融点の金属または金属化合物でなるバリア層を備えることを特徴とする電気光学装置。

【請求項 1 7】 前記遮光膜は、前記一方の基板と前記スイッチング素子間に配置され、前記スイッチング素子側に前記遮光層の前記バリア層が面していることを特徴とする請求項 1 6 に記載の電気光学装置。

【請求項 1 8】 前記遮光膜は、前記電気光学物質側の前記スイッチング素子上に配置されていることを特徴とする請求項 1 6 または請求項 1 7 に記載の電気光学装置。

【請求項 1 9】 前記遮光膜のメタル層は、遮光性のメタル層と光吸収性のメタル層で構成され、前記光吸収性のメタル層は前記スイッチング素子側に面していることを特徴とする請求項 1 6 ないし請求項 1 8 のいずれかに記載の電気光学装置。

【請求項 2 0】 前記メタル層を前記バリア層で囲むことを特徴とする請求項 1 6 ないし請求項 1 9 のいずれかに記載の電気光学装置。

【請求項 2 1】 前記メタル層は T i で構成し、前記バリア層は W S i で構

成することを特徴とする請求項 1 6 ないし請求項 2 0 のいずれかに記載の電気光学装置。

【請求項 2 2】 請求項 1 6 ないし請求項 2 1 のいずれかに記載の電気光学装置を備えたことを特徴とする電子機器。

【発明の詳細な説明】

【 0 0 0 1】

【発明の属する技術分野】

本発明は、遮光膜およびこの遮光膜を備えた電気光学装置用基板および電気光学装置並びに電子機器に関し、特に、投射型液晶表示装置などに用いて好適な優れた遮光性能を有する遮光膜の構成に関するものである。

【 0 0 0 2】

【従来の技術】

図 1 5 は、液晶装置の一例を示した断面図である。この液晶装置は、ガラス基板、石英基板等の透明な 2 枚の基板間に液晶が封入されたものであり、一方の基板をなす薄膜トランジスタ (Thin Film Transistor、以下、T F T と略記する) アレイ基板 1 0 と、これに対向配置された他方の基板をなす対向基板 2 0 とを備えている。

【 0 0 0 3】

T F T アレイ基板 1 0 には、画素電極 9 a と当該画素電極 9 a を制御するための画素スイッチング用 T F T 3 0 がマトリクス状に複数形成されており、画像信号を供給するデータ線 6 a がコンタクトホール 5 を通じて当該 T F T 3 0 のソース領域 1 d に電氣的に接続されている。また、T F T 3 0 のゲートに走査線 3 a が電氣的に接続されており、所定のタイミングで、走査線 3 a にパルスの走査信号を順次印加するように構成されている。画素電極 9 a は、コンタクトホール 8 を通じて画素スイッチング用 T F T 3 0 のドレイン領域 1 e に電氣的に接続されており、スイッチング素子である画素スイッチング用 T F T 3 0 を一定期間だけそのスイッチを閉じることにより、データ線 6 a から供給される画像信号を所定のタイミングで書き込むようになっている。

【 0 0 0 4】

画素電極 9 a を介して液晶に書き込まれた所定レベルの画像信号は、対向基板 2 0 に形成された対向電極 2 1 との間で一定期間保持されるが、通常、保持された画像信号がリークするのを防ぐために、画素電極 9 a と対向電極 2 1 との間に形成される液晶容量と並列に蓄積容量を付加している。ここでは、蓄積容量を形成する方法として、容量形成用の配線である容量線 3 b が設けられている。また、画素電極 9 a 上には、ラビング処理等の所定の配向処理が施された配向膜 1 6 が設けられている。

【 0 0 0 5 】

図 1 5 に示すように、T F T アレイ基板 1 0 表面の各画素スイッチング用 T F T 3 0 に対応する位置には、W S i (タングステンシリサイド) からなる第 1 遮光膜 1 1 a が設けられている。

【 0 0 0 6 】

この第 1 遮光膜 1 1 a は、T F T アレイ基板 1 0 の側からの戻り光等が画素スイッチング用 T F T 3 0 のチャネル領域 1 a' や L D D 領域 1 b、1 c に入射する事態を防ぐものである。

【 0 0 0 7 】

また、第 1 遮光膜 1 1 a と画素スイッチング用 T F T 3 0 との間には、半導体層 1 a を第 1 遮光膜 1 1 a から電氣的絶縁する第 1 層間絶縁膜 (絶縁体層) 1 2 が設けられている。また、走査線 3 a 上、絶縁膜 2 上を含む T F T アレイ基板 1 0 上には、高濃度ソース領域 1 d へ通じるコンタクトホール 5 および高濃度ドレイン領域 1 e へ通じるコンタクトホール 8 が各々形成された第 2 層間絶縁膜 4 が形成されている。さらに、データ線 6 a 上および第 2 層間絶縁膜 4 上には、高濃度ドレイン領域 1 e へ通じるコンタクトホール 8 が形成された第 3 層間絶縁膜 7 が形成されている。

【 0 0 0 8 】

また、この液晶装置では、絶縁薄膜 2 を走査線 3 a に対向する位置から延設して誘電体膜として用い、半導体膜 1 a を延設して第 1 蓄積容量電極 1 f とし、これらに対向する容量線 3 b の一部を第 2 蓄積容量電極とすることにより、蓄積容量 7 0 が構成されている。

【0009】

他方、対向基板20には、その全面にわたって対向電極（共通電極）21が設けられており、その下側には、ラビング処理等の所定の配向処理が施された配向膜22が設けられている。さらに対向基板20には、各画素の表示領域以外の領域に第2遮光膜23が設けられている。この第2遮光膜23は、対向基板20の側からの入射光が画素スイッチング用TFT30の半導体層1aのチャンネル領域1a'、ソース領域1b、1d、ドレイン領域1c、1e等に侵入するのを防止するためのものであり、ブラックマトリクスとも呼ばれている。

【0010】

各基板はこのような構成であり、画素電極9aと対向電極21とが対向するように配置されたTFTアレイ基板10と対向基板20との間に液晶が封入され、液晶層50が形成されている。

【0011】

【発明が解決しようとする課題】

しかしながら、このようなW Siからなる第1遮光膜11を用いた液晶装置では、例えば、W Siの膜厚が200nmであっても、遮光膜の透過率は、1.2%程度であるので、さらに遮光性の高い遮光膜が望まれる。

【0012】

スイッチング素子を有する液晶装置は、戻り光に起因するスイッチング素子の光リーク電流が発生して、素子のスイッチング特性に悪影響を及ぼし、デバイスの特性を劣化させることが問題となっている。特に、この液晶装置を、プロジェクタなどの強力な光源を使用する装置に用いた場合には、戻り光に起因する光リーク電流が発生しやすいため、問題となっている。

【0013】

この問題を解決するために、優れた遮光性を有する材料であるTi（チタン）を使用して第1遮光膜11aを形成することが提案されている。しかしながら、第1遮光膜11a形成後に、絶縁膜を形成したり、スイッチング素子を形成する際のアニール処理といった、500℃を越える高温処理工程などが行われると、第1遮光膜11aであるTiは、Tiに面する酸素元素を含むSiO₂等の絶縁

膜と化学反応し酸化膜が形成される。この酸化膜の生成によりTiの遮光性能が低下するという不具合が生じてしまう。このため、Tiを用いても十分な遮光性能が得られない場合があった。

【0014】

本発明は、上記の課題を解決するためになされたものであって、優れた遮光性能を有する遮光膜を提供することを目的としている。

【0015】

また、上記の遮光膜を備えた電気光学装置用基板および電気光学装置並びに電子機器を提供することを目的としている。

【0016】

【課題を解決するための手段】

上記の目的を達成するために、本発明の遮光膜は、高融点の金属単体または金属化合物であるメタル層と、前記メタル層の少なくとも一方の面に積層された無酸素系の高融点の金属または金属化合物でなるバリア層を備えることを特徴とする。

【0017】

この遮光膜によれば、遮光膜を形成した後に高温処理が行われても、酸素元素を含むSiO₂等の絶縁膜と面する遮光膜の無酸素系の高融点の金属または金属化合物でなるバリア層により、遮光膜のメタル層の酸化現象の発生を抑制し、その結果、遮光膜の遮光性能を確保できる。

【0018】

また、遮光膜の膜厚は、従来のWSiを用いた遮光膜と比較して膜厚を薄くすることができる。このことにより、本発明の遮光膜によれば、従来の遮光膜と比較して、遮光膜の成膜工程におけるエッチング時間を短縮することができるとともに、遮光膜を形成する際に使用する成膜ターゲットの延命およびガス量の低減をはかることができる。

【0019】

本発明の遮光膜においては、前記バリア層を、窒素化合物、シリコン化合物、タングステン化合物、タングステン、シリコンのいずれかでなることが望ましい

【 0 0 2 0 】

前記バリア層の窒素化合物は、 SiN （窒化シリコン）、 TiN （窒化チタン）、 WN （窒化タングステン）、 MoN （窒化モリブデン）、 CrN （窒化クロム）のいずれかであることが望ましい。

【 0 0 2 1 】

また、前記バリア層のシリコン化合物は、 TiSi （チタンシリサイド）、 WSi （タングステンシリサイド）、 MoSi （モリブデンシリサイド）、 CoSi （コバルトシリサイド）、 CrSi （クロムシリサイド）のいずれかであることが望ましい。

【 0 0 2 2 】

また、前記バリア層のタングステン化合物は、 TiW （チタンタングステン）、 MoW （モリブデンタングステン）のいずれかであることが望ましい。

【 0 0 2 3 】

本発明の遮光膜において、前記バリア層を成す前記高融点金属の窒素化合物、前記シリコン化合物、前記タングステン化合物を、それぞれ上記の材料とすることで、メタル層を形成している材料が遮光膜に面する絶縁膜との酸化現象の発生をより一層効果的に抑制することができる。これにより、より高い高温処理に対しても遮光性能の低下が生じにくい遮光膜を提供することができる。

【 0 0 2 4 】

また、前記メタル層の金属単体は、 Ti （チタン）、 W （タングステン）、 Mo （モリブデン）、 Co （コバルト）、 Cr （クロム）のいずれかであることが望ましい。

【 0 0 2 5 】

また、前記メタル層の金属化合物は、 TiN （窒化チタン）、 TiW （チタンタングステン）、 MoW （モリブデンタングステン）のいずれか一方であることが望ましい。

【 0 0 2 6 】

本発明の遮光膜において、前記金属単体と前記金属化合物とをそれぞれ上記の

材料とすることで、より一層遮光性能に優れた遮光膜となる。

【0027】

また、前記バリア層の膜厚は、3～150nmであることが望ましい。

【0028】

このような遮光膜とすることで、高温処理による遮光性能の低下を十分に防ぐことができ、かつ基板に対する反り量が少ない高品質な遮光膜を提供することができる。

【0029】

また、前記メタル層の膜厚は、10～200nmであることが望ましい。

【0030】

これにより、膜厚の薄い遮光膜を提供できる。特に液晶装置においては、遮光膜の高さによる配向膜表面の段差を低減でき、液晶の配向不良を低減することができる。

【0031】

本発明の遮光膜においては、前記メタル層の両面に前記バリア層が積層されていることを特徴とする。

【0032】

このような遮光膜とすることで、メタル層の両面側をバリア層によって保護することができ、メタル層を形成している材料が酸素化合物になることをより一層効果的に抑制することができる。したがって、より一層高温処理による遮光性能の低下が生じにくい遮光膜とすることができる。

【0033】

また、本発明の遮光膜においては、前記メタル層は、光反射性のメタル層と光吸収性のメタル層で構成されることを特徴とする。

【0034】

このような遮光膜とすることで、光反射性と光吸収性の機能を持つ遮光膜を提供することができる。

【0035】

前記光吸収性のメタル層は、窒化化合物であることが望ましい。

【 0 0 3 6 】

また、本発明の遮光膜においては、前記遮光性のメタル層の両面に、前記光吸収性のメタル層を積層して構成されることを特徴とする。

【 0 0 3 7 】

さらに、本発明の遮光膜は、高融点の金属単体または金属化合物であるメタル層と、前記メタル層の少なくとも一方の面に積層された前記メタル層の酸化を保護する高融点の金属または金属化合物でなる保護層を備えることを特徴としてもよい。

【 0 0 3 8 】

また、前述の遮光膜は、電気光学装置用基板に適用するのが好ましい。

【 0 0 3 9 】

また、本発明の電気光学装置は、電気光学物質を挟持した一对の基板と、一方の基板上に設けられたスイッチング素子と、前記スイッチング素子に対向する位置に設けられた遮光膜とを有する電気光学装置において、前記遮光膜は、高融点の金属単体または金属化合物であるメタル層と、前記メタル層の少なくとも一方の面に積層された無酸素系の高融点の金属または金属化合物でなるバリア層を備えることを特徴とする。

【 0 0 4 0 】

このような電気光学装置とすることで、優れた遮光性能を有する電気光学装置を提供することができる。

【 0 0 4 1 】

また、本発明の電気光学装置は、前記遮光膜は、前記一方の基板と前記スイッチング素子間に配置され、前記スイッチング素子側に前記遮光層の前記バリア層が面していることを特徴とする。

【 0 0 4 2 】

この電気光学装置により、製造工程で、高温処理の影響の受けやすい面をバリア層で保護し、メタル層の酸化を抑制することができる。

【 0 0 4 3 】

また、前記遮光膜は、前記電気光学物質側の前記スイッチング素子上に配置さ

れていることを特徴とする。

【 0 0 4 4 】

これにより、スイッチング素子に対して遮光性の高い電気光学装置を提供できる。さらに、スイッチング素子の上下に遮光膜を配置することで、より一層のスイッチング素子への光の侵入を防ぎ、光リーク電流を抑制できる。

【 0 0 4 5 】

また、前記遮光膜のメタル層は、遮光性のメタル層と光吸収性のメタル層で構成され、前記光吸収性のメタル層は前記スイッチング素子側に面していることを特徴とする。

【 0 0 4 6 】

これにより、スイッチング素子への遮光膜の内面反射を防ぎ、スイッチング素子の動作の信頼性をより向上できる。

【 0 0 4 7 】

また、前記メタル層を前記バリア層で囲むことを特徴とする。

【 0 0 4 8 】

これにより、メタル層の酸化を完全に防止することができる。

【 0 0 4 9 】

また、前記メタル層はTiで構成し、前記バリア層はWSiで構成することが望ましい。

【 0 0 5 0 】

本発明の電子機器は、上記の電気光学装置を備えたことを特徴とする。

【 0 0 5 1 】

このような電子機器とすることで、強力な光源を使用する場合にも、光リーク電流が発生しにくい電子機器とすることができる。

【 0 0 5 2 】

【発明の実施の形態】

〔第1の実施の形態〕

以下、本発明の第1の実施の形態を図1ないし図3を参照して説明する。

【 0 0 5 3 】

本発明の第 1 の実施の形態は、本発明の遮光膜およびこの遮光膜を備えた電気光学装置用基板および電気光学装置の一例として、本発明の遮光膜を液晶装置に適用した例である。

【 0 0 5 4 】

図 1 は、液晶装置の画像形成領域（画素部）を構成するマトリクス状に形成された複数の画素における各種素子、配線等の等価回路である。また、図 2 は、データ線、走査線、画素電極、遮光膜等が形成された T F T アレイ基板の相隣接する複数の画素群を拡大して示す平面図である。また、図 3 は、図 2 の A - A' 断面図である。なお、図 3 においては、各層や各部材を図面上で認識可能な程度の大きさとするため、各層や各部材毎に縮尺を異ならしめてある。

【 0 0 5 5 】

図 1 において、本実施形態による液晶装置の画像表示領域（画素部）を構成するマトリクス状に形成された複数の画素は、マトリクス状に複数形成された画素電極 9 a と画素電極 9 a を制御するための T F T （トランジスタ素子） 3 0 とからなり、画像信号が供給されるデータ線 6 a が当該 T F T 3 0 のソースに電氣的に接続されている。データ線 6 a に書き込む画像信号 S 1、S 2、…、S n は、この順に線順次に供給しても構わないし、相隣接する複数のデータ線 6 a 同士に対して、グループ毎に供給するようにしても良い。また、T F T 3 0 のゲートに走査線 3 a が電氣的に接続されており、所定のタイミングで、走査線 3 a にパルスの走査信号 G 1、G 2、…、G m を、この順に線順次で印加するように構成されている。画素電極 9 a は、T F T 3 0 のドレインに電氣的に接続されており、スイッチング素子である T F T 3 0 を一定期間だけそのスイッチを閉じることにより、データ線 6 a から供給される画像信号 S 1、S 2、…、S n を所定のタイミングで書き込む。

【 0 0 5 6 】

画素電極 9 a を介して液晶に書き込まれた所定レベルの画像信号 S 1、S 2、…、S n は、対向基板（後述する）に形成された対向電極（後述する）との間で一定期間保持される。液晶は、印加される電圧レベルにより分子集合の配向や秩序が変化することにより、光を変調し、階調表示を可能にする。ノーマリーホワ

イトモードであれば、印加された電圧に応じて液晶部分への入射光の透過光量が減少し、ノーマリーブラックモードであれば、印加された電圧に応じて液晶部分への入射光の透過光量が増加し、全体として液晶装置からは画像信号に応じたコントラストを持つ光が出射する。ここで、保持された画像信号がリークするのを防ぐために、画素電極 9 a と対向電極との間に形成される液晶容量と並列に蓄積容量 7 0 を付加する。例えば、画素電極 9 a の電圧は、データ線に電圧が印加された時間よりも 3 桁も長い時間だけ蓄積容量 7 0 により保持される。これにより、保持特性は更に改善され、コントラスト比の高い液晶装置が実現できる。本実施形態では特に、このような蓄積容量 7 0 を形成するために、後述の如く走査線と同層、もしくは導電性の遮光膜を利用して低抵抗化された容量線 3 b を設けている。

【 0 0 5 7 】

次に、図 2 に基づいて、T F T アレイ基板の画素部（画像表示領域）内の平面構造について詳細に説明する。図 2 に示すように、液晶装置の T F T アレイ基板上の画素部内には、マトリクス状に複数の透明な画素電極 9 a（点線部 9 a' により輪郭が示されている）が設けられており、画素電極 9 a の縦横の境界に各々沿ってデータ線 6 a、走査線 3 a 及び容量線 3 b が設けられている。データ線 6 a は、コンタクトホール 5 を介して単結晶シリコン層の半導体層 1 a のうちソース領域に電氣的に接続されており、画素電極 9 a は、コンタクトホール 8 を介して半導体層 1 a のうちドレイン領域に電氣的に接続されている。また、半導体層 1 a のうちチャネル領域（図中右上りの斜線の領域）に対向するように走査線 3 a が配置されており、走査線 3 a はゲート電極として機能する。

【 0 0 5 8 】

容量線 3 b は、走査線 3 a に沿ってほぼ直線状に伸びる本線部（即ち、平面的に見て、走査線 3 a に沿って形成された第 1 領域）と、データ線 6 a と交差する箇所からデータ線 6 a に沿って前段側（図中、上向き）に突出した突出部（即ち、平面的に見て、データ線 6 a に沿って延設された第 2 領域）とを有する。

【 0 0 5 9 】

そして、図中右上がりの斜線で示した領域には、複数の第 1 遮光膜 1 1 1 が設

けられている。より具体的には、第1遮光膜111は、夫々、画素部において半導体層1aのチャネル領域を含むTFTをTFTアレイ基板の側から見て覆う位置に設けられており、更に、容量線3bの本線部に対向して走査線3aに沿って直線状に伸びる本線部と、データ線6aと交差する箇所からデータ線6aに沿って隣接する後段側（即ち、図中下向き）に突出した突出部とを有する。第1遮光膜111の各段（画素行）における下向きの突出部の先端は、データ線6a下において次段における容量線3bの上向きの突出部の先端と重ねられている。この重なった箇所には、第1遮光膜111と容量線3bとを相互に電氣的接続するコンタクトホール13が設けられている。即ち、本実施形態では、第1遮光膜111は、コンタクトホール13により前段あるいは後段の容量線3bに電氣的に接続されている。

【0060】

本実施形態において、第1遮光膜111は、画素部内のみならず、遮光を必要としない画素部の外側の領域（画素部の周辺領域）、すなわち対向電極基板を貼り合わせるためのシール材を塗布するシール領域や、入出力信号線を接続するための実装端子が形成された端子パッド領域等にも、同様のパターンを2次元的に展開する形で形成されている。これによって、第1遮光膜111の上に形成する絶縁体層を研磨して平坦化する際に、画素部内と画素部の周辺領域の凹凸状態がほぼ同じとなるため、均一に平坦化することができ、単結晶シリコン層を良好な状態で貼り合わせることができる。

【0061】

次に、図9に基づいて、液晶装置の画素部内の断面構造について説明する。図9に示すように、この液晶装置は、光透過性基板の一例を構成するTFTアレイ基板10と、これに対向配置される透明な対向基板20とを備えている。TFTアレイ基板10は、例えば、石英基板やハードガラスからなり、対向基板20は、例えば、ガラス基板や石英基板からなる。TFTアレイ基板10には、画素電極9aが設けられており、その上側には、ラビング処理等の所定の配向処理が施された配向膜16が設けられている。画素電極9aは、例えば、ITO膜（インジウム・ティン・オキサイド膜）などの透明導電性膜からなる。また、配向膜1

6は例えば、ポリイミド薄膜などの有機薄膜からなる。

【0062】

他方、対向基板20には、その全面に渡って対向電極（共通電極）21が設けられており、その下側には、ラビング処理等の所定の配向処理が施された配向膜22が設けられている。対向電極21は、例えば、ITO膜などの透明導電性薄膜からなる。また、配向膜22は、ポリイミド薄膜などの有機薄膜からなる。

【0063】

TFTアレイ基板10には、図9に示すように、各画素電極9aに隣接する位置に、各画素電極9aをスイッチング制御する画素スイッチング用TFT30が設けられている。

【0064】

また、対向基板20には、図9に示すように、各画素部の開口領域以外の領域に第2遮光膜23が設けられている。第2遮光膜23は、対向基板20の側からの入射光が画素スイッチング用TFT30の半導体層1aのチャネル領域1a'やLDD (Lightly Doped Drain) 領域1b及び1cに侵入するのを防ぐためのものである。さらに、第2遮光膜23は、コントラストの向上、色材の混色防止などの機能を有する。

【0065】

このように構成され、画素電極9aと対向電極21とが対面するように配置されたTFTアレイ基板10と対向基板20との間には、シール材52により囲まれた空間に液晶が封入されて、液晶層50が形成される。液晶層50は、画素電極9aからの電界が印加されていない状態で、配向膜16及び22により所定の配向状態を採る。液晶層50は、例えば、一種又は数種類のネマティック液晶を混合した液晶からなる。シール材52は、二つの基板10及び20をそれらの周辺で貼り合わせるための、例えば、光硬化性樹脂や熱硬化性樹脂からなる接着剤であり、両基板間の距離を所定値とするためのガラスファイバーあるいはガラスビーズ等のスペーサが混入されている。

【0066】

図3に示すように、TFTアレイ基板10表面の各画素スイッチング用TFT

30に対応する位置には、第1遮光膜111が設けられている。第1遮光膜111は、TFTアレイ基板10上に設けられたメタル層M1と、メタル層M1の上に設けられたバリア層B1とからなるものである。

【0067】

バリア層B1は、酸素元素の無い無酸素系の高融点金属または金属化合物でなる。このバリア層B1は、窒素化合物、シリコン化合物、タングステン化合物、タングステン、シリコンのうちの1種からなるものである。

【0068】

窒素化合物としては、SiN（窒化シリコン）、TiN（窒化チタン）、WN（窒化タングステン）、MoN（窒化モリブデン）、CrN（窒化クロム）などが好ましく使用される。また、前記シリコン化合物としては、TiSi（チタンシリサイド）、WSi（タングステンシリサイド）、MoSi（モリブデンシリサイド）、CoSi（コバルトシリサイド）、CrSi（クロムシリサイド）などが好ましく使用される。また、タングステン化合物としては、TiW（チタンタングステン）、MoW（モリブデンタングステン）などが好ましく使用される。また、前記シリコンとしては、ノンドープのシリコンが好ましく使用される。

【0069】

バリア層B1の膜厚は、3から150nmであることが望ましく、20～30nmであることがより好ましい。バリア層B1の膜厚を3nm未満とした場合、高温処理によるメタル層の酸化による遮光性能の低下を十分に防ぐことができない恐れがあるため好ましくない。一方、バリア層B1を150nmを越える膜厚とした場合、TFTアレイ基板10の反り量が大きくなり、液晶装置の品質を低下させる恐れが生じるため好ましくない。このバリア層B1はメタル層を酸化を保護する保護層でもある。

【0070】

また、メタル層M1は、遮光性のある金属単体または金属化合物であり、SiO₂の絶縁層との化学反応により酸素化合物になると遮光性の劣化が見られる金属単体または金属化合物のいずれか一方からなるものである。

【0071】

前記金属単体としては、Ti（チタン）、W（タングステン）、Mo（モリブデン）、Co（コバルト）、Cr（クロム）などが好ましく使用される。また、前記金属化合物としては、TiN（窒化チタン）、TiW（チタントングステン）、MoW（モリブデントングステン）などが好ましく使用される。

【0072】

メタル層M1の膜厚は、10～200nmであることが望ましい。メタル層M1の膜厚を10nm未満とした場合、遮光性能が不十分となる恐れがあるため好ましくない。一方、メタル層M1を200nmを越える膜厚とした場合、TFTアレイ基板10の反り量が大きくなり、液晶装置の品質を低下させる恐れが生じるため好ましくない。

【0073】

また、第1遮光膜111と複数の画素スイッチング用TFT30との間には、第1層間絶縁膜（絶縁体層）12が設けられている。第1層間絶縁膜12は、画素スイッチング用TFT30を構成する半導体層1aを第1遮光膜111から電気的に絶縁するために設けられるものである。さらに、第1層間絶縁膜12は、TFTアレイ基板10の全面に形成されており、第1遮光膜111パターンの段差を解消するために表面を研磨し、平坦化処理を施してある。

【0074】

第1層間絶縁膜12は、例えば、NSG（ノンドープトシリケートガラス）、PSG（リンシリケートガラス）、BSG（ボロンシリケートガラス）、BPSG（ボロンリンシリケートガラス）などの高絶縁性ガラス又は、酸化シリコン膜、窒化シリコン膜等からなる。第1層間絶縁膜12により、第1遮光膜111が画素スイッチング用TFT30等を汚染する事態を未然に防ぐこともできる。

【0075】

本実施形態では、ゲート絶縁膜2を走査線3aに対向する位置から延設して誘電体膜として用い、半導体膜1aを延設して第1蓄積容量電極1fとし、更にこれらに対向する容量線3bの一部を第2蓄積容量電極とすることにより、蓄積容量70が構成されている。

【0076】

より詳細には、半導体層 1 a の高濃度ドレイン領域 1 e が、データ線 6 a 及び走査線 3 a の下に延設されて、同じくデータ線 6 a 及び走査線 3 a に沿って伸びる容量線 3 b 部分に絶縁膜 2 を介して対向配置されて、第 1 蓄積容量電極（半導体層）1 f とされている。特に、蓄積容量 7 0 の誘電体としての絶縁膜 2 は、高温酸化により単結晶シリコン層上に形成される T F T 3 0 のゲート絶縁膜 2 に他ならないので、薄く且つ高耐圧の絶縁膜とすることができ、蓄積容量 7 0 は比較的小面積で大容量の蓄積容量として構成できる。

【 0 0 7 7 】

さらに、蓄積容量 7 0 においては、図 2 および図 3 から分かるように、第 1 遮光膜 1 1 1 は、第 2 蓄積容量電極としての容量線 3 b の反対側において第 1 蓄積容量電極 1 f に第 1 層間絶縁膜 1 2 を介して第 3 蓄積容量電極として対向配置されることにより（図 3 の右側の蓄積容量 7 0 参照）、蓄積容量が更に付与されるように構成されている。すなわち、本実施形態では、第 1 蓄積容量電極 1 f を挟んで両側に蓄積容量が付与されるダブル蓄積容量構造が構築されており、蓄積容量がより増加する。よって、当該液晶装置が持つ、表示画像におけるフリッカや焼き付きを防止する機能が向上する。

【 0 0 7 8 】

これらの結果、データ線 6 a 下の領域及び走査線 3 a に沿って液晶のディスクリネーションが発生する領域（すなわち、容量線 3 b が形成された領域）という開口領域を外れたスペースを有効に利用して、画素電極 9 a の蓄積容量を増やすことができる。

【 0 0 7 9 】

本実施形態では、第 1 遮光膜 1 1 1 （およびこれに電氣的に接続された容量線 3 b ）は、定電位源に電氣的に接続されており、第 1 遮光膜 1 1 1 および容量線 3 b は、定電位とされる。したがって、第 1 遮光膜 1 1 1 に対向配置される画素スイッチング用 T F T 3 0 に対して、第 1 遮光膜 1 1 1 の電位変動が悪影響を及ぼすことはない。また、容量線 3 b は、蓄積容量 7 0 の第 2 蓄積容量電極として良好に機能し得る。この場合、定電位源としては、当該液晶装置を駆動するための周辺回路（例えば、走査線駆動回路、データ線駆動回路等）に供給される負電

源、正電源等の定電位源、接地電源、対向電極 2 1 に供給される定電位源等が挙げられる。このように周辺回路等の電源を利用すれば、専用の電位配線や外部入力端子を設ける必要なく、第 1 遮光膜 1 1 1 および容量線 3 b を定電位にすることができる。

【 0 0 8 0 】

また、図 2 および図 3 に示したように、本実施形態では、T F T アレイ基板 1 0 に第 1 遮光膜 1 1 1 を設けるのに加えて、コンタクトホール 1 3 を介して第 1 遮光膜 1 1 1 は、前段あるいは後段の容量線 3 b に電氣的に接続するように構成されている。したがって、各第 1 遮光膜 1 1 1 が、次段の容量線に電氣的に接続される場合と比較して、画素部の開口領域の縁に沿って、データ線 6 a に重ねて容量線 3 b および第 1 遮光膜 1 1 1 が形成される領域の他の領域に対する段差が少なくて済む。このように画素部の開口領域の縁に沿った段差が少ないと、当該段差に応じて引き起こされる液晶のディスクリネーション（配向不良）を低減できるので、画素部の開口領域を広げることが可能となる。

【 0 0 8 1 】

また、第 1 遮光膜 1 1 1 は、前述のように直線状に伸びる本線部から突出した突出部にコンタクトホール 1 3 が開孔されている。ここで、コンタクトホール 1 3 の開孔箇所としては、縁に近い程、ストレスが縁から発散される等の理由により、クラックが生じ難いことが判明されている。したがって、どれだけ突出部の先端に近づけてコンタクトホール 1 3 を開孔するかに応じて（好ましくは、マージンぎりぎりまで先端に近づけるかに応じて）、製造プロセス中に第 1 遮光膜 1 1 1 にかかる応力が緩和されて、より効果的にクラックを防止し得、歩留まりを向上させることが可能となる。

【 0 0 8 2 】

また、容量線 3 b と走査線 3 a とは、同一のポリシリコン膜からなり、蓄積容量 7 0 の誘電体膜と T F T 3 0 のゲート絶縁膜 2 とは、同一の高温酸化膜からなり、第 1 蓄積容量電極 1 f と、T F T 3 0 のチャネル形成領域 1 a およびソース領域 1 d、ドレイン領域 1 e 等とは、同一の半導体層 1 a からなる。このため、T F T アレイ基板 1 0 上に形成される積層構造を単純化でき、さらに、液晶装置

の製造方法において、同一の薄膜形成工程で容量線 3 b および走査線 3 a を同時に形成でき、蓄積容量 7 0 の誘電体膜およびゲート絶縁膜 2 を同時に形成することができる。

【 0 0 8 3 】

さらに、図 2 に示したように、第 1 遮光膜 1 1 1 は、走査線 3 a に沿って夫々伸延しており、しかも、データ線 6 a に沿った方向に対し複数の縞状に分断されている。このため、例えば、各画素部の開口領域の周りに一体的に形成された格子状の遮光膜を配設した場合と比較して、第 1 遮光膜 1 1 1、走査線 3 a 及び容量線 3 b、データ線 6 a、層間絶縁膜などからなる当該液晶装置の積層構造において、各膜の物性の違いに起因した製造プロセス中の加熱冷却に伴い発生するストレスが格段に緩和される。このため、第 1 遮光膜 1 1 1 等におけるクラックの発生防止や歩留まりの向上が図られる。

【 0 0 8 4 】

なお、図 2 では、第 1 遮光膜 1 1 1 における直線状の本線部分は、容量線 3 b の直線状の本線部分にほぼ重ねられるように形成されているが、第 1 遮光膜 1 1 1 が、T F T 3 0 のチャネル領域を覆う位置に設けられており且つコンタクトホール 1 3 を形成可能なように容量線 3 b と何れかの箇所で重ねられていれば、T F T に対する遮光機能および容量線に対する低抵抗化機能を発揮可能である。したがって、例えば、相隣接した走査線 3 a と容量線 3 b との間にある走査線に沿った長手状の間隙領域や、走査線 3 a と若干重なる位置にまでも、当該第 1 遮光膜 1 1 1 を設けてもよい。

【 0 0 8 5 】

容量線 3 b と第 1 遮光膜 1 1 1 とは、第 1 層間絶縁膜 1 2 に開孔されたコンタクトホール 1 3 を介して確実に且つ高い信頼性を持って、電氣的接続されているが、このようなコンタクトホール 1 3 は、画素毎に開孔されても良く、複数の画素からなる画素グループ毎に開孔されても良い。

【 0 0 8 6 】

コンタクトホール 1 3 を画素毎に開孔した場合には、第 1 遮光膜 1 1 1 による容量線 3 b の低抵抗化を促進でき、さらに、両者間における冗長構造の度合いを

高められる。他方、コンタクトホール 1 3 を複数の画素からなる画素グループ毎に（例えば、2 画素毎にあるいは 3 画素毎に）開孔した場合には、容量線 3 b や第 1 遮光膜 1 1 1 のシート抵抗、駆動周波数、要求される仕様等を勘案しつつ、第 1 遮光膜 1 1 1 による容量線 3 b の低抵抗化および冗長構造による利益と、多数のコンタクトホール 1 3 を開孔することによる製造工程の複雑化あるいは当該液晶装置の不良化等の弊害とを適度にバランスできるので、実践上大変有利である。

【 0 0 8 7 】

また、このような画素毎あるいは画素グループ毎に設けられるコンタクトホール 1 3 は、対向基板 2 0 の側から見てデータ線 6 a の下に開孔されている。このため、コンタクトホール 1 3 は、画素部の開口領域から外れており、しかも T F T 3 0 や第 1 蓄積容量電極 1 f が形成されていない第 1 層間絶縁膜 1 2 の部分に設けられているので、画素部の有効利用を図りつつ、コンタクトホール 1 3 の形成による T F T 3 0 や他の配線等の不良化を防ぐことができる。

【 0 0 8 8 】

また、図 3 において、画素スイッチング用 T F T 3 0 は、L D D (Lightly Doped Drain) 構造を有しており、走査線 3 a、該走査線 3 a からの電界によりチャネルが形成される半導体層 1 a のチャネル領域 1 a'、走査線 3 a と半導体層 1 a とを絶縁するゲート絶縁膜 2、データ線 6 a、半導体層 1 a の低濃度ソース領域（ソース側 L D D 領域）1 b 及び低濃度ドレイン領域（ドレイン側 L D D 領域）1 c、半導体層 1 a の高濃度ソース領域 1 d 並びに高濃度ドレイン領域 1 e を備えている。

【 0 0 8 9 】

高濃度ドレイン領域 1 e には、複数の画素電極 9 a のうちの対応する一つが接続されている。ソース領域 1 b 及び 1 d 並びにドレイン領域 1 c 及び 1 e は、半導体層 1 a に対し、n 型又は p 型のチャネルを形成するかに応じて所定濃度の n 型用又は p 型用のドーパントをドーブすることにより形成されている。n 型チャネルの T F T は、動作速度が速いという利点があり、画素のスイッチング素子である画素スイッチング用 T F T 3 0 として用いられることが多い。データ線 6 a

は、A 1 等の金属膜や金属シリサイド等の合金膜などの遮光性の薄膜から構成されている。また、走査線 3 a、ゲート絶縁膜 2 及び第 1 層間絶縁膜 1 2 の上には、高濃度ソース領域 1 d へ通じるコンタクトホール 5 及び高濃度ドレイン領域 1 e へ通じるコンタクトホール 8 が各々形成された第 2 層間絶縁膜 4 が形成されている。このソース領域 1 b へのコンタクトホール 5 を介して、データ線 6 a は高濃度ソース領域 1 d に電氣的に接続されている。更に、データ線 6 a 及び第 2 層間絶縁膜 4 の上には、高濃度ドレイン領域 1 e へのコンタクトホール 8 が形成された第 3 層間絶縁膜 7 が形成されている。この高濃度ドレイン領域 1 e へのコンタクトホール 8 を介して、画素電極 9 a は高濃度ドレイン領域 1 e に電氣的に接続されている。前述の画素電極 9 a は、このように構成された第 3 層間絶縁膜 7 の上面に設けられている。尚、画素電極 9 a と高濃度ドレイン領域 1 e とは、データ線 6 a と同一の A 1 膜や走査線 3 b と同一のポリシリコン膜を中継して電氣的に接続するようにしてもよい。

【 0 0 9 0 】

画素スイッチング用 T F T 3 0 は、好ましくは上述のように L D D 構造を持つが、低濃度ソース領域 1 b 及び低濃度ドレイン領域 1 c に不純物イオンの打ち込みを行わないオフセット構造を持ってよいし、ゲート電極 3 a をマスクとして高濃度で不純物イオンを打ち込み、自己整合的に高濃度ソース及びドレイン領域を形成するセルフアライン型の T F T であってもよい。

【 0 0 9 1 】

また、画素スイッチング用 T F T 3 0 のゲート電極（走査線 3 a）をソース・ドレイン領域 1 b 及び 1 e 間に 1 個のみ配置したシングルゲート構造としたが、これらの間に 2 個以上のゲート電極を配置してもよい。この際、各々のゲート電極には同一の信号が印加されるようにする。このようにダブルゲート或いはトリプルゲート以上で T F T を構成すれば、チャネルとソース・ドレイン領域接合部のリーク電流を防止でき、オフ時の電流を低減することができる。これらのゲート電極の少なくとも 1 個を L D D 構造或いはオフセット構造にすれば、更にオフ電流を低減でき、安定したスイッチング素子を得ることができる。

【 0 0 9 2 】

ここで、一般には、半導体層 1 a のチャネル領域 1 a' 低濃度ソース領域 1 b 及び低濃度ドレイン領域 1 c 等の単結晶シリコン層は、光が入射するとシリコンが有する光電変換効果により光電流が発生してしまい画素スイッチング用 T F T 3 0 のトランジスタ特性が変化するが、本実施形態では、走査線 3 a を上側から覆うようにデータ線 6 a が A 1 等の遮光性の金属薄膜から形成されているので、少なくとも半導体層 1 a のチャネル領域 1 a' 及び L D D 領域 1 b、1 c への入射光の入射を効果的に防ぐことが出来る。また、前述のように、画素スイッチング用 T F T 3 0 の下側には、第 1 遮光膜 1 1 1 が設けられているので、少なくとも半導体層 1 a のチャネル領域 1 a' 及び L D D 領域 1 b、1 c への戻り光の入射を効果的に防ぐことが出来る。なお、スイッチング用 T F T 3 0 の半導体材料は、多結晶構造もしくは単結晶構造を持つ。単結晶半導体を形成する場合は、単結晶基板と支持基板と貼り合わせた後に、単結晶基板側を薄膜化する貼り合わせ法を用いることができる。このような薄膜シリコン単結晶を絶縁層上に形成した構造を S O I (S i l i c o n O n I n s u l a t o r) という。また、このような基板を貼り合わせ S O I と呼ぶ。

【 0 0 9 3 】

なお、この実施形態では、相隣接する前段あるいは後段の画素に設けられた容量線 3 b と第 1 遮光膜 1 1 1 とを接続しているため、最上段あるいは最下段の画素に対して第 1 遮光膜 1 1 1 に定電位を供給するための容量線 3 b が必要となる。そこで、容量線 3 b の数を垂直画素数に対して 1 本余分に設けておくようにすると良い。

【 0 0 9 4 】

次に、以上のような構成を持つ液晶装置の製造プロセスについて説明する。

【 0 0 9 5 】

まず、石英基板、ハードガラス等からなる T F T アレイ基板 1 0 を用意し、その全面に、スパッタにより、メタル層 M 1 とバリア層 B 1 とを下から順に形成する。ついで、フォトリソグラフィにより、第 1 遮光膜 1 1 1 のパターン（図 2 参照）に対応するレジストマスクを形成し、該レジストマスクを介してメタル層 M 1 およびバリア層 B 1 をエッチングすることにより、図 2 に示したようなパター

ンの第1遮光膜111が形成される。その後、従来と同様の方法などにより、図3に示す各層が形成されて、TFTアレ基板10が形成される。

【0096】

一方、対向基板20については、ガラス基板等が先ず用意され、第2遮光膜23が、例えば、金属クロムをスパッタした後、フォトリソグラフィ工程、エッチング工程を経て形成される。その後、従来と同様の方法などにより、図3に示す各層が形成されて、対向基板20が形成される。

【0097】

最後に、上述のように各層が形成されたTFTアレ基板10と対向基板20とは、配向膜16および22が対面するようにシール材により貼り合わされ、真空吸引等により、両基板間の空間に、例えば、複数種類のネマティック液晶を混合してなる液晶が吸引されて、所定層厚の液晶層50が形成される。

【0098】

(液晶装置の全体構成)

以上のように構成された本実施形態の液晶装置の全体構成を図8および図9を参照して説明する。なお、図8は、TFTアレ基板10をその上に形成された各構成要素と共に対向基板20の側から見た平面図であり、図9は、対向基板20を含めて示す図7のH-H'断面図である。

【0099】

図8において、TFTアレ基板10の上には、シール材52が対向基板20の縁に沿って設けられており、その内側に並行して、例えば、第2遮光膜23と同じあるいは異なる材料から成る周辺見切りとしての第3遮光膜53が設けられている。シール材52の外側の領域には、データ線駆動回路101及び実装端子102がTFTアレ基板10の一辺に沿って設けられており、走査線駆動回路104が、この一辺に隣接する2辺に沿って設けられている。走査線3aに供給される走査信号遅延が問題にならない場合には、走査線駆動回路104は片側だけでも良いことは言うまでもない。

【0100】

また、データ線駆動回路101を画面表示領域の辺に沿って両側に配列しても

よい。例えば、奇数列のデータ線 6 a は画面表示領域の一方の辺に沿って配設されたデータ線駆動回路から画像信号を供給し、偶数列のデータ線は前記画面表示領域の反対側の辺に沿って配設されたデータ線駆動回路から画像信号を供給するようにしてもよい。この様にデータ線 6 a を櫛歯状に駆動するようにすれば、データ線駆動回路の占有面積を拡張することができるため、複雑な回路を構成することが可能となる。

【0101】

さらに、TFTアレイ基板 10 の残る一辺には、画面表示領域の両側に設けられた走査線駆動回路 104 間をつなぐための複数の配線 105 が設けられており、更に、周辺見切りとしての第 3 遮光膜 53 の下に隠れてプリチャージ回路を設けてもよい。また、対向基板 20 のコーナー部の少なくとも 1 箇所においては、TFTアレイ基板 10 と対向基板 20 との間で電氣的導通をとるための導通材 106 が設けられている。そして、図 9 に示すように、図 8 に示したシール材 52 とほぼ同じ輪郭を持つ対向基板 20 が当該シール材 52 により TFTアレイ基板 10 に固着されている。

【0102】

以上の液晶装置の TFTアレイ基板 10 上には、さらに、製造途中や出荷時の当該液晶装置の品質、欠陥等を検査するための検査回路等を形成してもよい。また、データ線駆動回路 101 および走査線駆動回路 104 を TFTアレイ基板 10 の上に設ける代わりに、例えば、TAB（テープオートメイテッドボンディング基板）上に実装された駆動用 LSI に、TFTアレイ基板 10 の周辺領域に設けられた異方性導電フィルムを介して電氣的及び機械的に接続するようにしてもよい。また、対向基板 20 の投射光が入射する側および TFTアレイ基板 10 の出射光が出射する側には、各々、例えば、TN（ツイステッドネマティック）モード、STN（スーパー TN）モード、D-STN（デュアルスキャン-STN）モード等の動作モードや、ノーマリーホワイトモード／ノーマリーブラックモードの別に応じて、偏光フィルム、位相差フィルム、偏光手段などが所定の方角で配置される。

【0103】

以上説明した液晶装置は、例えば、カラー液晶プロジェクタ（投射型表示装置）に適用される場合には、3枚の液晶装置がRGB用のライトバルブとして各々用いられ、各パネルには、各々RGB色分解用のダイクロイックミラーを介して分解された各色の光が投射光として各々入射されることになる。従って、その場合には、上記実施形態で示したように、対向基板20に、カラーフィルタは設けられていない。しかしながら、第2遮光膜23の形成されていない画素電極9aに対向する所定領域にRGBのカラーフィルタをその保護膜と共に、対向基板20上に形成してもよい。このようにすれば、液晶プロジェクタ以外の直視型や反射型のカラー液晶テレビなどのカラー液晶装置に、上記実施形態の液晶装置を適用することができる。さらに、対向基板20上に1画素1個対応するようにマイクロレンズを形成してもよい。このようにすれば、入射光の集光効率を向上することで、明るい液晶装置が実現できる。さらにまた、対向基板20上に、何層もの屈折率の相違する干渉層を堆積することで、光の干渉を利用して、RGB色を作り出すダイクロイックフィルタを形成してもよい。このダイクロイックフィルタ付き対向基板によれば、より明るいカラー液晶装置が実現できる。

【0104】

以上説明した実施形態における液晶装置では、従来と同様に入射光を対向基板20の側から入射することとしたが、TFTアレイ基板10に第1遮光膜111を設けているので、TFTアレイ基板10の側から入射光を入射し、対向基板20の側から出射するようにしても良い。すなわち、このように液晶装置を液晶プロジェクタに取り付けても、半導体層1aのチャネル領域1a'及びLDD領域1b、1cに光が入射することを防ぐことができ、高画質の画像を表示することが可能である。ここで、従来は、TFTアレイ基板10の裏面側での反射を防止するために、反射防止用のAR（Anti-reflection）被膜された偏光手段を別途配置したり、ARフィルムを貼り付ける必要があった。しかし、上記の実施形態では、TFTアレイ基板10の表面と半導体層1aの少なくともチャネル領域1a'及びLDD領域1b、1cとの間に第1遮光膜111が形成されているため、このようなAR被膜された偏光手段やARフィルムを用いたり、TFTアレイ基板10そのものをAR処理した基板を使用する必要がなくなる

。従って、上記実施形態によれば、材料コストを削減でき、また偏光手段の貼り付け時に、ごみ、傷等により、歩留まりを落とすことがなく大変有利である。また、耐光性が優れているため、明るい光源を使用したり、偏光ビームスプリッタにより偏光変換して、光利用効率を向上させても、光によるクロストーク等の画質劣化を生じない。

【 0 1 0 5 】

また、このような液晶装置には、バリア層 B 1 とメタル層 M 1 とを有する第 1 遮光膜 1 1 1 が備えられているので、第 1 遮光膜 1 1 1 の遮光性能が不十分であることによる光リーク電流が発生しにくく、強力な光源を有する電子機器などに好適に使用できる液晶装置とすることができる。

【 0 1 0 6 】

すなわち、第 1 遮光膜 1 1 1 が、画素スイッチング用 T F T 3 0 側にバリア層 B 1 を有するものであるので、第 1 遮光膜 1 1 1 を形成した後に、第 1 層間絶縁膜 1 2 の形成や、画素スイッチング用 T F T 3 0 を形成する際のアニール処理等の高温処理を行っても、メタル層 M 1 のバリア層 B 1 側の表面が酸素元素が含まないバリア層 B 1 で、メタル層 M 1 と第 1 層間絶縁膜 1 2 との酸化現象が発生するのを抑制され、メタル層 M 1 を形成している材料が酸素化合物になることに起因する遮光性能の低下を防止することができ、第 1 遮光膜 1 1 1 の遮光性能を確保することができる。

【 0 1 0 7 】

これにより、遮光性能の高い、例えば T i などの材料でメタル層 M 1 を形成し、優れた遮光性能を有する第 1 遮光膜 1 1 1 が得られる。

【 0 1 0 8 】

また、第 1 遮光膜 1 1 1 は、高温処理による遮光性能の低下が生じにくく、優れた遮光性能を有するので、従来の遮光膜と比較して膜厚を薄くすることができる。このことにより、従来の遮光膜と比較して、第 1 遮光膜 1 1 1 の成膜工程におけるエッチング時間を短縮することができるとともに、第 1 遮光膜 1 1 1 を形成する際に使用する成膜ターゲットの延命およびガス量の低減をはかることができる。

【0109】

第1遮光膜111において、バリア層B1を形成する材料である高融点金属の窒素化合物、シリコン化合物、タングステン化合物、シリコンを、それぞれ上述した好ましい材料とすることで、メタル層M1を形成している材料が酸素化合物になることをより一層効果的に抑制することができるバリア層B1となり、より一層高温処理による遮光性能の低下が生じにくい第1遮光膜111とすることができる。

【0110】

また、メタル層M1を形成する材料である金属単体または金属化合物をそれぞれ上述した好ましい材料とすることで、より一層遮光性能に優れた第1遮光膜111とすることができる。

【0111】

とくに、バリア層B1を形成する材料を、W Si、Mo Si、Ti Si、Co Si、Cr Siのいずれかとし、メタル層M1を形成する材料を、Ti、Mo、Wのいずれかとした場合、バリア層を形成する材料がSiを放出するドナーとして働き、メタル層M1を形成する材料がSiを受け入れるアクセプターとして働くため、バリア層B1とメタル層M1との物性の違いに起因するストレスが緩和され、バリア層B1とメタル層M1との関係が安定するので、メタル層M1を形成している材料が酸素化合物になることをより一層効果的に抑制することができる、より一層高温処理による遮光性能の低下が生じにくい第1遮光膜111とすることができる。

【0112】

また、バリア層B1とメタル層M1との関係が安定するので、第1遮光膜111に、製造プロセス中の加熱冷却によるクラックが発生しにくく、歩留まりの向上をはかることができる。

【0113】

さらに、バリア層B1の膜厚を、3～150nmとすることで、TFTアレイ基板10の反り量が少ないものとなるとともに、高温処理による遮光性能の低下を十分に防ぐことができる。したがって、より一層優れた第1遮光膜111とす

ることができる。

【0 1 1 4】

さらにまた、メタル層M1の膜厚を、10～200nmとすることで、TFTアレイ基板10の反り量が少ないものとなるとともに、十分な遮光性能を備えたものとなり、より一層優れた第1遮光膜111とすることができる。

【0 1 1 5】

〔第2の実施の形態〕

以下、本発明の第2の実施の形態を図4を参照して説明する。

【0 1 1 6】

本実施形態が上述した第1の実施の形態と異なるところは、図3に示す液晶装置に備えられている第1遮光膜111に代えて、TFTアレイ基板10側にバリア層B2が設けられ、バリア層B2の上にメタル層M1が設けられた図4に示す第1遮光膜112が備えられているところである。

【0 1 1 7】

上記のように本実施形態が第1の実施の形態と異なるところは、第1遮光膜のみであるので、図4には、TFTアレイ基板と第1遮光膜のみを図示し、第1の実施の形態と同様である他の部分については省略する。

【0 1 1 8】

図4において、符号10は、TFTアレイ基板10を示している。このTFTアレイ基板10の上には、バリア層B2とバリア層B2の上に設けられたメタル層M2とからなる第1遮光層112が設けられている。

【0 1 1 9】

この第1遮光膜112のバリア層B2およびメタル層M2は、上述した第1の実施の形態に示した第1遮光膜111のバリア層B1およびメタル層M1と同様の材料および膜厚で形成させても良い。

【0 1 2 0】

このような液晶装置を製造するには、まず、石英基板、ハードガラス等からなるTFTアレイ基板10を用意し、その全面に、スパッタ、CVD法により、バリア層B2とメタル層M2とを下から順に形成する。その後、第1の実施の形態

と同様の方法などにより、T F T アレイ基板 1 0 が形成される。さらに、第 1 の実施の形態と同様の方法などにより、対向基板 2 0 が形成され、T F T アレイ基板 1 0 と貼り合わされて、液晶装置とされる。

【 0 1 2 1 】

この液晶装置に備えられている第 1 遮光膜 1 1 2 は、バリア層 B 2 を有するものである。第 1 遮光膜 1 1 2 を形成した後に高温処理を行っても、メタル層 M 2 のバリア層 B 2 側、すなわち T F T アレイ基板 1 0 側の表面が酸素化合物になるのを、バリア層 B 2 が抑制するので、メタル層 M 2 を形成している材料が酸素化合物になることに起因する遮光性能の低下を防止することができ、第 1 遮光膜 1 1 2 の遮光性能を確保することができる。したがって、メタル層 M 2 に、優れた遮光性能を有しているが高温処理によって遮光性能の低下が生じることが問題となっていた材料を使用することが可能となり、遮光性能に優れた材料によりメタル層 M 2 を形成することができる。このため、優れた遮光性能を有する第 1 遮光膜 1 1 2 となる。

【 0 1 2 2 】

また、本実施形態の液晶装置は、バリア層 B 2 とメタル層 M 2 とを有する第 1 遮光膜 1 1 2 が備えられているので、第 1 遮光膜 1 1 2 の遮光性能が不十分であることによる光リーク電流が発生しにくく、強力な光源を有する電子機器などに好適に使用できる液晶装置とすることができる。

【 0 1 2 3 】

〔第 3 の実施の形態〕

以下、本発明の第 3 の実施の形態を図 5 を参照して説明する。

【 0 1 2 4 】

本実施形態が上述した第 1 の実施の形態と異なるところは、図 3 に示す液晶装置に備えられている第 1 遮光膜 1 1 1 に代えて、メタル層 M 3 が 2 層のバリア層 B 3、B 4 の間に設けられている図 5 に示す第 1 遮光膜 1 1 3 が備えられているところである。

上記のように本実施形態においても、第 1 の実施の形態と異なるところは第 1 遮光膜のみであるので、図 5 には、T F T アレイ基板と第 1 遮光膜のみを図示し

、第 1 の実施の形態と同様である他の部分については省略する。

【 0 1 2 5 】

図 5 において、符号 1 0 は、T F T アレイ基板 1 0 を示している。この T F T アレイ基板 1 0 の上には、バリア層 B 4 と、バリア層 B 4 の上に設けられたメタル層 M 3 と、メタル層 M 3 の上に設けられたバリア層 B 3 とからなる第 1 遮光膜 1 1 3 が設けられている。

【 0 1 2 6 】

この第 1 遮光膜 1 1 3 のバリア層 B 3、B 4 は、上述した第 1 の実施の形態に示した第 1 遮光膜 1 1 1 のバリア層 B 1 と同様の材料で形成されることが好ましい。また、バリア層 B 3、B 4 は、各々、上述した第 1 の実施の形態に示した第 1 遮光膜 1 1 1 のバリア層 B 1 と同様の膜厚で形成させても良い。

【 0 1 2 7 】

また、この第 1 遮光膜 1 1 3 のメタル層 M 3 は、上述した第 1 の実施の形態に示した第 1 遮光膜 1 1 1 のメタル層 M 1 と同様の材料および膜厚で形成させても良い。

【 0 1 2 8 】

このような液晶装置を製造するには、まず、石英基板、ハードガラス等からなる T F T アレイ基板 1 0 を用意し、その全面に、スパッタにより、バリア層 B 4、メタル層 M 3、バリア層 B 3 を下から順に形成する。その後、第 1 の実施の形態と同様の方法などにより、T F T アレイ基板 1 0 が形成される。さらに、第 1 の実施の形態と同様の方法などにより、対向基板 2 0 が形成され、T F T アレイ基板 1 0 と貼り合わされて、液晶装置とされる。

【 0 1 2 9 】

この液晶装置に備えられている第 1 遮光膜 1 1 3 においては、メタル層 M 3 が 2 層のバリア層 B 3、B 4 の間に挟まれた状態となっているので、第 1 遮光膜 1 1 3 を形成した後に高温処理を行っても、メタル層 M 3 の T F T アレイ基板 1 0 側および T F T アレイ基板 1 0 と反対側の両側の表面が酸素化合物になるのを、バリア層 B 3、B 4 が抑制するので、メタル層 M 3 を形成している材料が酸素化合物になることに起因する遮光性能の低下を一層効果的に防止することができ、

第1遮光膜113の遮光性能を確保することができる。したがって、メタル層M3に、優れた遮光性能を有しているが高温処理によって遮光性能の低下が生じることが問題となっていた材料を使用することが可能となり、遮光性能に優れた材料によりメタル層M3を形成することができる。このため、優れた遮光性能を有する第1遮光膜113となる。

【0130】

また、本実施形態の液晶装置は、第1遮光膜113が備えられているので、第1遮光膜113の遮光性能が不十分であることによる光リーク電流がより一層発生しにくく、より強力な光源を有する電子機器などに好適に使用できる液晶装置とすることができる。

【0131】

[第4の実施の形態]

以下、本発明の第4の実施の形態を図6を参照して説明する。

【0132】

本実施形態が上述した第3の実施の形態と異なるところは、図5に示す液晶装置に備えられている第1遮光膜113のメタル層M3が、図6に示すように、3層構造とされているところである。

【0133】

上記のように本実施形態が第3の実施の形態と異なるところは、第1遮光膜のみであるので、図6には、TFTアレイ基板と第1遮光膜のみを図示し、図5に示す第3の実施の形態と同様に、第1の実施の形態と同様である他の部分については省略する。

【0134】

図6において、符号10は、TFTアレイ基板10を示している。このTFTアレイ基板10の上には、バリア層B4、メタル層M6、メタル層M5、メタル層M4、バリア層B3が下から順に設けられた第1遮光層115が設けられている。

【0135】

メタル層M5、M6は第1実施形態のメタル層と同じ光反射性のある金属単体

または金属化合物でなる。メタル層M5を挟むメタル層M4、M6は光吸収性のTiNなどの金属化合物でなる。

【0136】

この第1遮光膜115のメタル層M4、M5、M6の膜厚の合計は、上述した第1の実施の形態に示した第1遮光膜111のメタル層M1と同様の膜厚で形成されることが好ましい。

【0137】

また、この第1遮光膜115のバリア層B3、B4は、上述した第3の実施の形態に示した第1遮光膜113のバリア層B3、B4と同様の材料および膜厚で形成させても良い。

【0138】

さらに、バリア層B3、B4を形成する材料として、WSi、MoSi、TiSi、CoSiのいずれかを使用し、3層からなるメタル層M4、M5、M6のうち中央に位置するメタル層M5を形成する材料として、Ti、Mo、Wのいずれかを使用し、バリア層B3、B4側に位置するメタル層M6、M4を形成する材料として、中央に位置するメタル層M5に使用した材料の窒素化合物、及びシリコン化合物を使用することがより好ましい。

【0139】

このような液晶装置を製造するには、まず、石英基板、ハードガラス等からなるTFTアレイ基板10を用意し、その全面に、スパッタ、CVD法により、バリア層B4、光反射性のメタル層M6、光反射性のメタル層M5、光吸収性のメタル層M4、バリア層B3を下から順に形成する。その後、第1の実施の形態と同様の方法などにより、TFTアレイ基板10が形成される。さらに、第1の実施の形態と同様の方法などにより、対向基板20が形成され、TFTアレイ基板10と貼り合わされて、液晶装置とされる。

【0140】

この液晶装置に備えられている第1遮光膜113においては、メタル層M4、M5、M6が2層のバリア層B3、B4の間に挟まれた状態となっているので、第1遮光膜113を形成した後に高温処理を行った場合、第3の実施の形態と同

様にして、第1遮光膜113の遮光性能を確保することができる。したがって、優れた遮光性能を有する第1遮光膜115となる。

【0141】

さらに、メタル層は、画素スイッチング用TFT側を光吸収性のメタル層M4で形成しているので、メタル層M4に入射した光は吸収され画素スイッチング用TFTに反射させることはない。また、メタル層は、TFTアレイ基板10側を光反射性のメタル層M6で形成しているので、TFTアレイ基板10側から入射される光を反射することができる。このように、TFTの光リーク量をより抑える第1遮光膜115とすることができる。

【0142】

また、バリア層B3、B4およびメタル層M4、M5、M6の関係が安定するので、第1遮光膜115に、製造プロセス中の加熱冷却によるクラックが発生しにくく、歩留まりの向上をはかることができる。

【0143】

さらに、バリア層B3、B4を形成する材料として、WSi、MoSi、TiSi、CoSiのいずれかを使用し、3層からなるメタル層M4、M5、M6のうち中央に位置するメタル層M5を形成する材料として、Ti、Mo、Wのいずれかを使用し、バリア層B3、B4側に位置するメタル層M6、M4を形成する材料として、中央に位置するメタル層M5に使用した材料の窒素化合物を使用した場合には、各層の物性の違いによるストレスがより一層少ないものとなり、各層の関係がより一層安定するので、メタル層を3層構造とすることによる効果をより一層高めることができる。

【0144】

また、本実施形態の液晶装置は、第1遮光膜115が備えられているので、第1遮光膜115の遮光性能が不十分であることによる光リーク電流がより一層発生しにくく、より強力な光源を有する電子機器などに好適に使用できる液晶装置とすることができる。

【0145】

なお、メタル層M6を形成しなくてもよい。また、2層のメタル層でなる遮光

膜を画素スイッチング用 T F T 上に形成する場合は、T F T 側のメタル層を光吸収性のメタル層に形成するとよい。

【0 1 4 6】

〔第 5 の実施の形態〕

以下、本発明の第 5 の実施の形態を図 7 を参照して説明する。

【0 1 4 7】

本実施形態が上述した第 3 の実施の形態と異なるところは、図 5 に示す液晶装置に備えられている第 1 遮光膜 1 1 3 に代えて、図 7 に示すように、メタル層 M 3 の T F T アレイ基板 1 0 側と反対側（図 7 において上側）に設けられたバリア層 B 5 が、メタル層 M 3 の T F T アレイ基板 1 0 側（図 7 において下側）に設けられたバリア層 B 4 の側面とメタル層 M 3 の側面とを覆って、T F T アレイ基板 1 0 上に延出して形成されている第 1 遮光膜 1 1 4 が備えられているところである。

【0 1 4 8】

上記のように本実施形態が第 3 の実施の形態と異なるところは、第 1 遮光膜のみであるので、図 7 には、T F T アレイ基板と第 1 遮光膜のみを図示し、図 5 に示す第 3 の実施の形態と同様に、第 1 の実施の形態と同様である他の部分については省略する。

【0 1 4 9】

図 7 において、符号 1 0 は、T F T アレイ基板 1 0 を示している。この T F T アレイ基板 1 0 の上には、バリア層 B 4 と、バリア層 B 4 の上に設けられたメタル層 M 3 と、メタル層 M 3 上とバリア層 B 4 側面とメタル層 M 3 側面とを覆って T F T アレイ基板 1 0 上に延出して形成されているバリア層 B 5 とからなる第 1 遮光層 1 1 4 が設けられている。

【0 1 5 0】

この第 1 遮光膜 1 1 4 のバリア層 B 4、B 5 およびメタル層 M 3 は、上述した第 3 の実施の形態に示した第 1 遮光膜 1 1 3 のバリア層 B 3、B 4 およびメタル層 M 3 と同様の材料および膜厚で形成させても良い。

【0 1 5 1】

このような液晶装置を製造するには、まず、石英基板、ハードガラス等からなるTFTアレ基板10を用意し、その全面に、スパッタにより、バリア層B4、メタル層M3を下から順に形成する。ついで、フォトリソグラフィにより、第1遮光膜114のパターンに対応するレジストマスクを形成して、該レジストマスクを介してメタル層M3およびバリア層B4をエッチングする。そして、このようにして形成されたメタル層M3およびバリア層B4からなる膜を覆うように、スパッタすることにより、メタル層M3上とメタル層M3側面とバリア層B4側面とを覆い、TFTアレ基板10上に延出するバリア層B5を形成する。続いて、バリア層B5のTFTアレ基板10上に延出する部分のうち余分な部分をフォトリソグラフィによりエッチングすることにより、図7に示した第1遮光膜114が形成される。その後、第1の実施の形態と同様の方法などにより、TFTアレ基板10が形成される。さらに、第1の実施の形態と同様の方法などにより、対向基板20が形成され、TFTアレ基板10と貼り合わされて、液晶装置とされる。

【0152】

この液晶装置に備えられている第1遮光膜114においては、メタル層M3が2層のバリア層B4、B5の間に挟まれた状態となっているので、第1遮光膜114を形成した後に高温処理を行った場合、第3の実施の形態と同様にして、第1遮光膜114の遮光性能を確保することができる。

【0153】

さらに、バリア層B5が、メタル層M3上とバリア層B4側面とメタル層M3側面とを覆ってTFTアレ基板10上に延出して形成されているので、第1遮光膜114を形成した後に高温処理を行った場合、メタル層M3の側面が酸素化合物になるのを、バリア層B5が抑制するので、メタル層M3を形成している材料が酸素化合物になることに起因する遮光性能の低下を一層効果的に防止することができる。したがって、優れた遮光性能を有する第1遮光膜114となる。

【0154】

また、本実施形態の液晶装置は、第1遮光膜114が備えられているので、第1遮光膜114の遮光性能が不十分であることによる光リーク電流がより一層発

生しにくく、より強力な光源を有する電子機器などに好適に使用できる液晶装置とすることができる。

【0155】

なお、本発明の遮光膜は、第5の実施の形態に示したように、バリア層B5とTFTアレイ基板10との間に、メタル層M3とバリア層B4とが設けられたものとすることができるが、図7に示すメタル層M3とバリア層B4との2層に代えて、例えば、第1～第4の実施の形態に示した第1遮光膜111、112、113、114が設けられたものとしてもよい。

【0156】

この場合、第1遮光膜111、112、113、114上と側面とがバリア層B5によって覆われたものとなり、メタル層を形成している材料が酸素化合物になることに起因する遮光性能の低下をより一層効果的に防止することができ、より優れた遮光性能を有する第1遮光膜とすることができる。

【0157】

また、本発明の遮光膜は、上述した例に示したように、液晶装置の第1遮光膜として好ましく使用することができるが、第2遮光膜として使用することも可能である。

【0158】

また、第1～第5実施形態で示される遮光層は、画素スイッチング用TFT上、例えば、画素スイッチング用TFTとデータ線との間の層に形成してもよい。

【0159】

(電子機器)

上記の実施形態の液晶装置を用いた電子機器の一例として、投射型表示装置の構成について、図10を参照して説明する。図10において、投射型表示装置1100は、上述した液晶装置を3個用意し、夫々RGB用の液晶装置962R、962G及び962Bとして用いた投射型液晶装置の光学系の概略構成図を示す。本例の投射型表示装置の光学系には、光源装置920と、均一照明光学系923が採用されている。そして、投射型表示装置は、この均一照明光学系923から出射される光束Wを赤(R)、緑(G)、青(B)に分離する色分離手段とし

ての色分離光学系 9 2 4 と、各色光束 R、G、B を変調する変調手段としての 3 つのライトバルブ 9 2 5 R、9 2 5 G、9 2 5 B と、変調された後の色光束を再合成する色合成手段としての色合成プリズム 9 1 0 と、合成された光束を投射面 1 0 0 の表面に拡大投射する投射手段としての投射レンズユニット 9 0 6 を備えている。また、青色光束 B を対応するライトバルブ 9 2 5 B に導く導光系 9 2 7 をも備えている。

【 0 1 6 0 】

均一照明光学系 9 2 3 は、2 つのレンズ板 9 2 1、9 2 2 と反射ミラー 9 3 1 を備えており、反射ミラー 9 3 1 を挟んで 2 つのレンズ板 9 2 1、9 2 2 が直交する状態に配置されている。均一照明光学系 9 2 3 の 2 つのレンズ板 9 2 1、9 2 2 は、それぞれマトリクス状に配置された複数の矩形レンズを備えている。光源装置 9 2 0 から出射された光束は、第 1 のレンズ板 9 2 1 の矩形レンズによって複数の部分光束に分割される。そして、これらの部分光束は、第 2 のレンズ板 9 2 2 の矩形レンズによって 3 つのライトバルブ 9 2 5 R、9 2 5 G、9 2 5 B 付近で重畳される。従って、均一照明光学系 9 2 3 を用いることにより、光源装置 9 2 0 が出射光束の断面内で不均一な照度分布を有している場合でも、3 つのライトバルブ 9 2 5 R、9 2 5 G、9 2 5 B を均一な照明光で照明することが可能となる。

【 0 1 6 1 】

各色分離光学系 9 2 4 は、青緑反射ダイクロイックミラー 9 4 1 と、緑反射ダイクロイックミラー 9 4 2 と、反射ミラー 9 4 3 から構成される。まず、青緑反射ダイクロイックミラー 9 4 1 において、光束 W に含まれている青色光束 B および緑色光束 G が直角に反射され、緑反射ダイクロイックミラー 9 4 2 の側に向かう。赤色光束 R はこのミラー 9 4 1 を通過して、後方の反射ミラー 9 4 3 で直角に反射されて、赤色光束 R の出射部 9 4 4 からプリズムユニット 9 1 0 の側に出射される。

【 0 1 6 2 】

次に、緑反射ダイクロイックミラー 9 4 2 において、青緑反射ダイクロイックミラー 9 4 1 において反射された青色、緑色光束 B、G のうち、緑色光束 G のみ

が直角に反射されて、緑色光束Gの出射部945から色合成光学系の側に出射される。緑反射ダイクロイックミラー942を通過した青色光束Bは、青色光束Bの出射部946から導光系927の側に出射される。本例では、均一照明光学素子の光束Wの出射部から、色分離光学系924における各色光束の出射部944、945、946までの距離がほぼ等しくなるように設定されている。

【0163】

色分離光学系924の赤色、緑色光束R、Gの出射部944、945の出射側には、それぞれ集光レンズ951、952が配置されている。したがって、各出射部から出射した赤色、緑色光束R、Gは、これらの集光レンズ951、952に入射して平行化される。

【0164】

このように平行化された赤色、緑色光束R、Gは、ライトバルブ925R、925Gに入射して変調され、各色光に対応した画像情報が付加される。すなわち、これらの液晶装置は、不図示の駆動手段によって画像情報に応じてスイッチング制御されて、これにより、ここを通過する各色光の変調が行われる。一方、青色光束Bは、導光系927を介して対応するライトバルブ925Bに導かれ、ここにおいて、同様に画像情報に応じて変調が施される。尚、本例のライトバルブ925R、925G、925Bは、それぞれさらに入射側偏光手段960R、960G、960Bと、出射側偏光手段961R、961G、961Bと、これらの間に配置された液晶装置962R、962G、962Bとからなる液晶ライトバルブである。

【0165】

導光系927は、青色光束Bの出射部946の出射側に配置した集光レンズ954と、入射側反射ミラー971と、出射側反射ミラー972と、これらの反射ミラーの間に配置した中間レンズ973と、ライトバルブ925Bの手前側に配置した集光レンズ953とから構成されている。集光レンズ946から出射された青色光束Bは、導光系927を介して液晶装置962Bに導かれて変調される。各色光束の光路長、すなわち、光束Wの出射部から各液晶装置962R、962G、962Bまでの距離は青色光束Bが最も長くなり、したがって、青色光束

の光量損失が最も多くなる。しかし、導光系 9 2 7 を介在させることにより、光量損失を抑制することができる。

【 0 1 6 6 】

各ライトバルブ 9 2 5 R、9 2 5 G、9 2 5 B を通って変調された各色光束 R、G、B は、色合成プリズム 9 1 0 に入射され、ここで合成される。そして、この色合成プリズム 9 1 0 によって合成された光が投射レンズユニット 9 0 6 を介して所定の位置にある投射面 1 0 0 の表面に拡大投射されるようになっている。

【 0 1 6 7 】

本例では、液晶装置 9 6 2 R、9 6 2 G、9 6 2 B には、T F T の下側に遮光層が設けられているため、当該液晶装置 9 6 2 R、9 6 2 G、9 6 2 B からの投射光に基づく液晶プロジェクタ内の投射光学系による反射光、投射光が通過する際の T F T アレイ基板の表面からの反射光、他の液晶装置から出射した後に投射光学系を突き抜けてくる投射光の一部等が、戻り光として T F T アレイ基板の側から入射しても、画素電極のスイッチング用の T F T のチャネルに対する遮光を十分に行うことができる。したがって、強力な光源を使用する場合にも、光リーク電流が発生しにくい電子機器とすることができる。

【 0 1 6 8 】

また、小型化に適したプリズムユニットを投射光学系に用いても、各液晶装置 9 6 2 R、9 6 2 G、9 6 2 B とプリズムユニットとの間において、戻り光防止用のフィルムを別途配置したり、偏光手段に戻り光防止処理を施したりすることが不要となるので、構成を小型且つ簡易化する上で大変有利である。

【 0 1 6 9 】

さらに、本実施形態では、戻り光による T F T のチャネル領域への影響を抑えることができるため、液晶装置に直接戻り光防止処理を施した偏光手段 9 6 1 R、9 6 1 G、9 6 1 B を貼り付けなくてもよい。そこで、偏光手段を液晶装置から離して形成、より具体的には、一方の偏光手段 9 6 1 R、9 6 1 G、9 6 1 B はプリズムユニット 9 1 0 に貼り付け、他方の偏光手段 9 6 0 R、9 6 0 G、9 6 0 B は集光レンズ 9 5 3、9 4 5、9 4 4 に貼り付けることが可能である。このように、偏光手段をプリズムユニットあるいは集光レンズに貼り付けることに

より、偏光手段の熱は、プリズムユニットあるいは集光レンズで吸収されるため、液晶装置の温度上昇を防止することができる。

【0170】

また、図示を省略するが、液晶装置と偏光手段とを離間形成することにより、液晶装置と偏光手段との間には空気層ができるため、冷却手段を設け、液晶装置と偏光手段との間に冷風等の送風を送り込むことにより、液晶装置の温度上昇をさらに防ぐことができ、液晶装置の温度上昇による誤動作を防ぐことができる。

【0171】

【実施例】

以下、本発明を実施例を示して詳しく説明する。

【0172】

[試験例1：バリア層の膜厚と透過率の関係]

図11に試験例を示す。

【0173】

この試験例は、絶縁基板上に、W S i の下層バリア層、T i でなるメタル層、W S i の上方バリア層でなる遮光膜を形成し、遮光膜に絶縁層を積層したものである。そして、上方バリア層の膜厚を25nm、メタル層の膜厚を50nmとし、下層バリア層の厚さを0～40nmの範囲で変化させて試験を行った。なお、絶縁層を積層して1020℃のアニール処理を施した後に透過率（Y値：550nm）を測定し、下層バリア層の厚さと透過率（Y値：550nm）の関係を調べたものである。

【0174】

下層バリア層が0nmでは、メタル層は絶縁基板との酸化現象により、メタル層に酸化膜が形成され、透過率は1.6%であった。ちなみに、200nmのW S i でなる遮光膜の透過率は1.2%である。

【0175】

下層バリア層の膜厚を3nmで1.2%の透過率より低くなり、5nmにすると透過率は1.0%で、25nmで0.6%であり、遮光性能が優れていることが確認できた。また、この遮光膜は下層バリア層の膜厚を3nmとすると全体で

78 nmの厚みであり、下層バリア層の膜厚が40 nmであっても全体で115 nmであるから、W S i の遮光膜よりはるかに薄くできる。よって、T F Tアレ
イ基板の配向膜の段差は少なく液晶の配向不良を低減できることも確認できた。

【0176】

[試験例2：第1の実施の形態の構成におけるメタル層の膜厚と透過率の関係]
図12に試験例を示す。

【0177】

この試験例は、絶縁基板上に、T i のメタル層、W S i のバリア層でなる遮光膜をを形成し、遮光膜に絶縁層を積層したものである。そして、遮光膜の厚さを200 nmになるように、メタル層の膜厚を50～150 nmの範囲で変化させて試験を行った。なお、絶縁層を積層して680℃のアニール処理を施した後に透過率（Y値：550 nm）を測定し、メタル層厚さと透過率（Y値：550 nm）の関係を調べたものである。また、透過率の測定は面内5点ずつ行い、その平均値も求めた。

【0178】

メタル層の高温処理がかけられる絶縁膜側の面のみにバリア層を形成しても、メタル層の膜厚が50 nmで0.005%前後という優れた遮光性を示した。そして、メタル層が100 nm以上になると、透過率は0に近い値を示した。

【0179】

[試験例3：第2の実施の形態の構成におけるメタル層の膜厚と透過率の関係]
図13に試験例を示す。

【0180】

この試験例は、絶縁基板上に、W S i のバリア層、T i のメタル層でなる遮光膜をを形成し、遮光膜に絶縁層を積層したものである。そして、遮光膜の厚さを200 nmになるように、メタル層の膜厚を50～150 nmの範囲で変化させて試験を行った。なお、絶縁層を積層して680℃のアニール処理を施した後に透過率（Y値：550 nm）を測定し、メタル層厚さと透過率（Y値：550 nm）の関係を調べたものである。また、透過率の測定は面内5点ずつ行い、その平均値も求めた。

【0181】

メタル層の絶縁基板側の面のみにバリア層を形成しても、メタル層の膜厚が50nmで0.015%前後であり、200nmのWSiの遮光膜と比較して優れた遮光性を示した。そして、メタル層が150nmになると、透過率は0に近い値を示した。

【0182】

[試験例4：第3の実施の形態の構成におけるメタル層の膜厚と透過率の関係]
図14に試験例を示す。

【0183】

この試験例は、絶縁基板上に、WSiの下層バリア層、Tiでなるメタル層、WSiの上方バリア層でなる遮光膜を形成し、遮光膜に絶縁層を積層したものである。そして、上方バリア層と下層バリア層の膜厚を50nmとし、メタル層の厚さを10～100nmの範囲で変化させて試験を行った。なお、絶縁層を積層して680℃のアニール処理を施した後に透過率（Y値：550nm）を測定し、下層バリア層の厚さと透過率（Y値：550nm）の関係を調べたものである。また、透過率の測定は面内5点ずつ行い、その平均値も求めた。

【0184】

メタル層の膜厚が10nmで透過率は0.020%前後であり、50nm以上で透過率は0に近い値を示すという、優れた遮光性能を示した。

【0185】

以上述べた各試験例で、W s i でなる遮光膜より優れた遮光性能を持つ遮光膜であるという結果が得られた。また、遮光膜の厚みも薄くできることから、絶縁膜に対する遮光膜の反りが少ないことも得られた。

【0186】

【発明の効果】

以上、詳細に説明したように、本発明の遮光膜は、遮光膜を形成した後に高温処理が行われても、酸素元素を含むSiO₂等の絶縁膜と面する遮光膜の無酸素系の高融点の金属または金属化合物でなるバリア層により、遮光膜のメタル層の酸化現象の発生を抑制し、その結果、遮光膜の遮光性能を確保できる。

【 0 1 8 7 】

特に、本発明の電気光学装置用基板および電気光学装置に上記の遮光膜を備えることにより、画素スイッチング素子の光リーク電流の発生を抑制することができ、かつ遮光膜による段差を少なくできるので、表示品質の高い電気光学装置用基板および電気光学装置を提供することができる。

【図面の簡単な説明】

【図 1】 液晶装置の一実施形態における画像形成領域を構成するマトリクス状の複数の画素に設けられた各種素子、配線等の等価回路図である。

【図 2】 液晶装置の一実施形態におけるデータ線、走査線、画素電極、遮光膜等が形成された T F T アレイ基板の相隣接する複数の画素群の平面図である。

【図 3】 図 2 の A - A ' 断面図である。

【図 4】 本発明の遮光膜の他の例を説明するための図である。

【図 5】 本発明の遮光膜の他の例を説明するための図である。

【図 6】 本発明の遮光膜の他の例を説明するための図である。

【図 7】 本発明の遮光膜の他の例を説明するための図である。

【図 8】 液晶装置の一実施形態における T F T アレイ基板をその上に形成された各構成要素と共に対向基板の側から見た平面図である。

【図 9】 図 8 の H - H ' 断面図である。

【図 1 0】 液晶装置を用いた電子機器の一例である投射型表示装置の構成図である。

【図 1 1】 バリア層の膜厚と透過率との関係を示したグラフである。

【図 1 2】 メタル層の膜厚と透過率との関係を示したグラフである。

【図 1 3】 メタル層の膜厚と透過率との関係を示したグラフである。

【図 1 4】 メタル層の膜厚と透過率との関係を示したグラフである。

【図 1 5】 従来の液晶装置の画素部内の断面構造を示した図である。

【符号の説明】

1 a …半導体層

1 a ' …チャネル領域

1 b …低濃度ソース領域（ソース側 L D D 領域）

1 c …低濃度ドレイン領域（ドレイン側 L D D 領域）

1 d …高濃度ソース領域

1 e …高濃度ドレイン領域

1 0 …T F T アレイ基板

1 1 a、1 1 1、1 1 2、1 1 3、1 1 4、1 1 5 …第 1 遮光膜

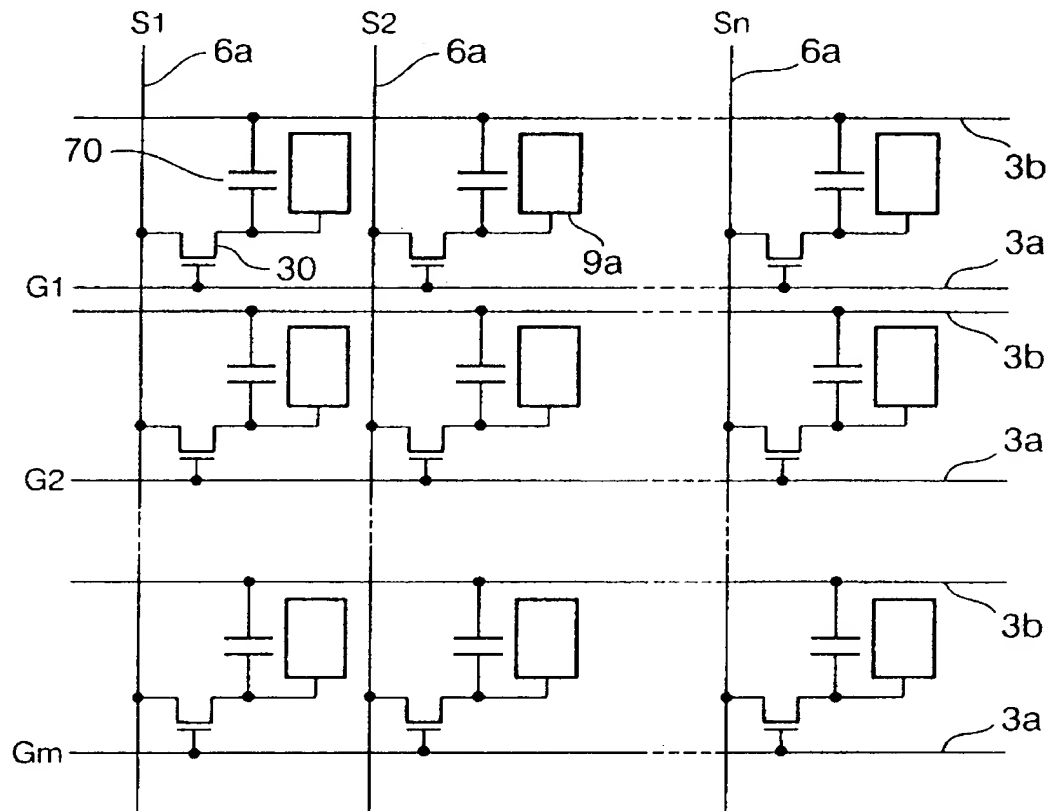
1 2 …第 1 層間絶縁膜

M 1、M 2、M 3、M 5、M 6 …メタル層

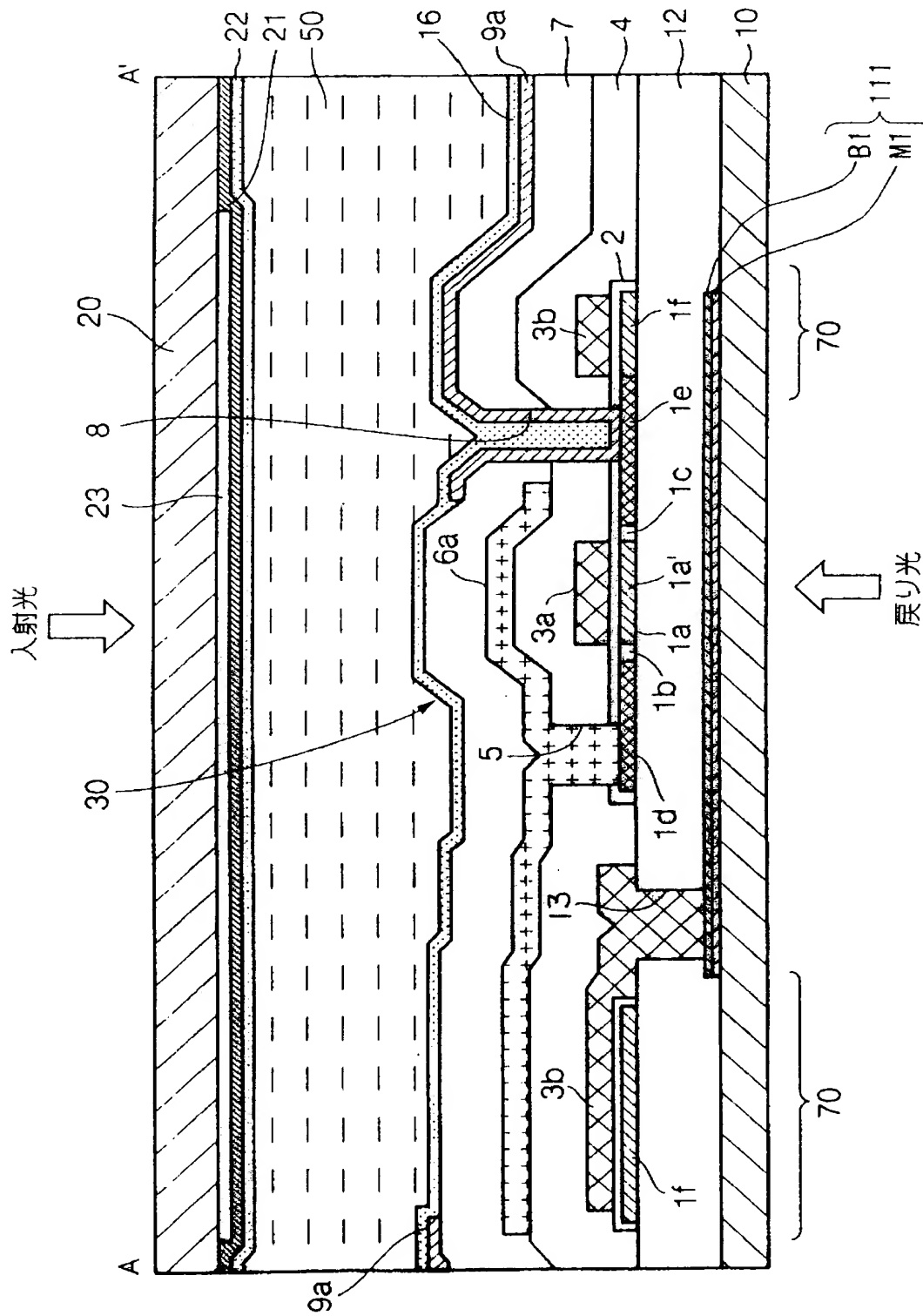
B 1、B 2、B 3、B 4 …バリア層

【書類名】 図面

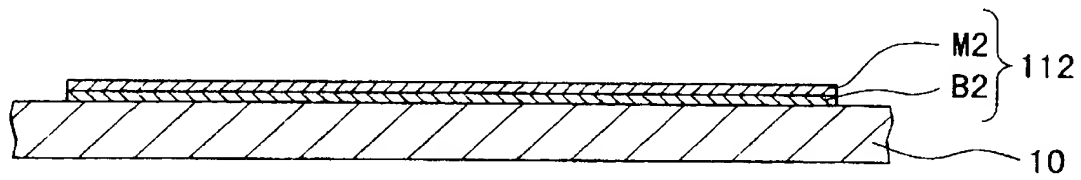
【図 1】



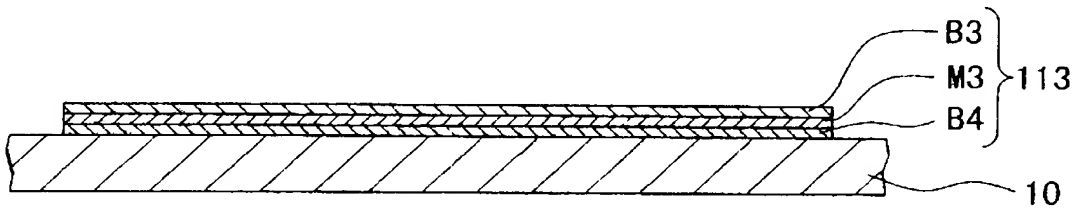
【図 3】



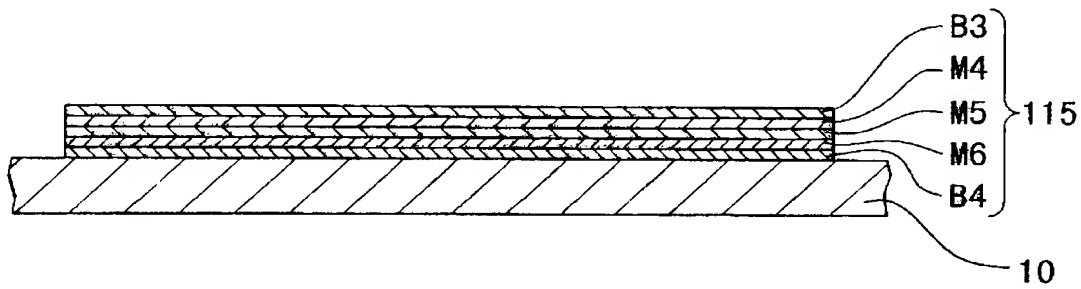
【図 4】



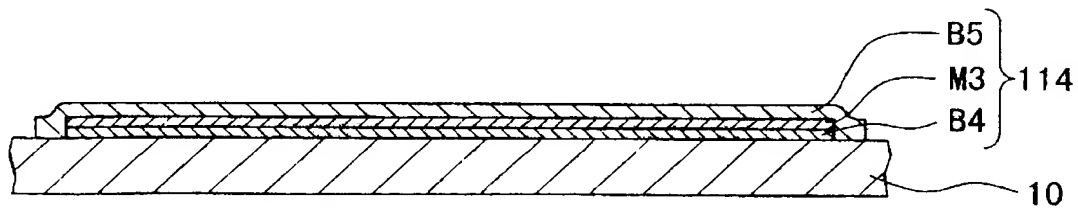
【図 5】



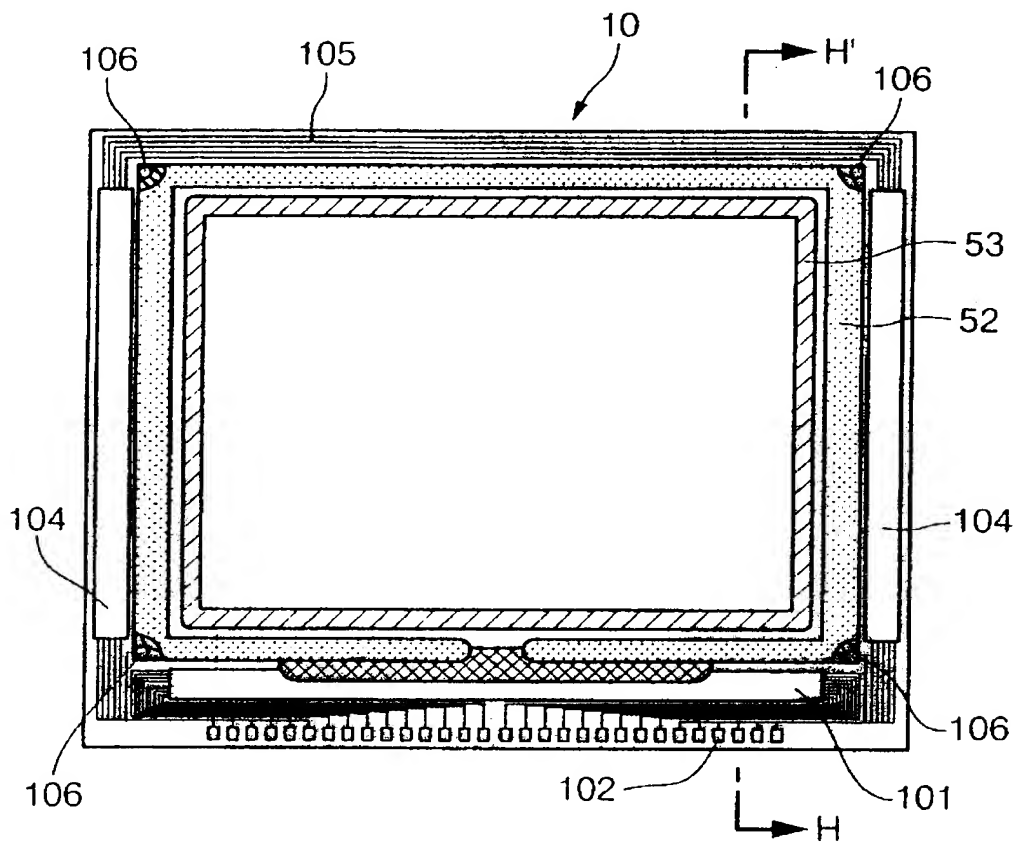
【図 6】



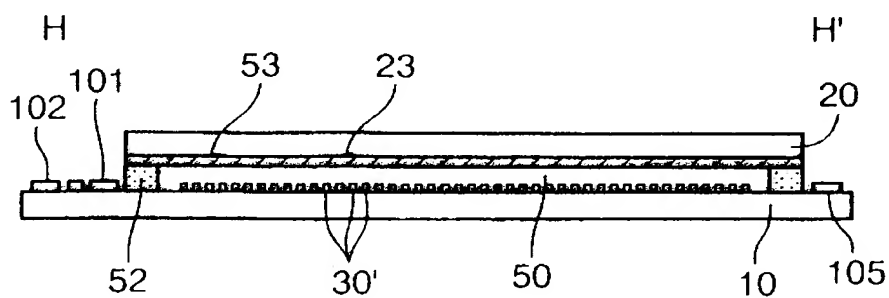
【図 7】



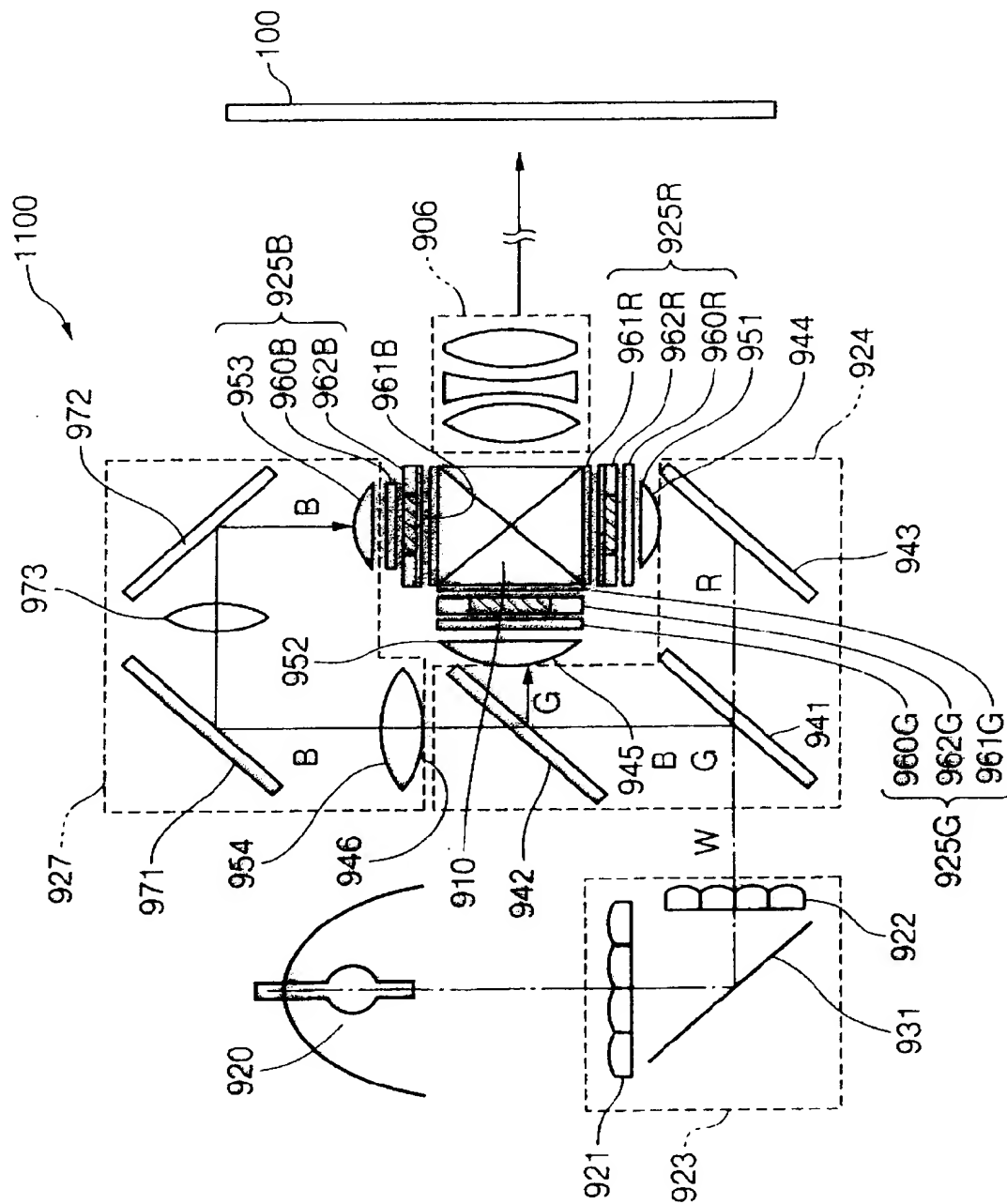
【図 8】



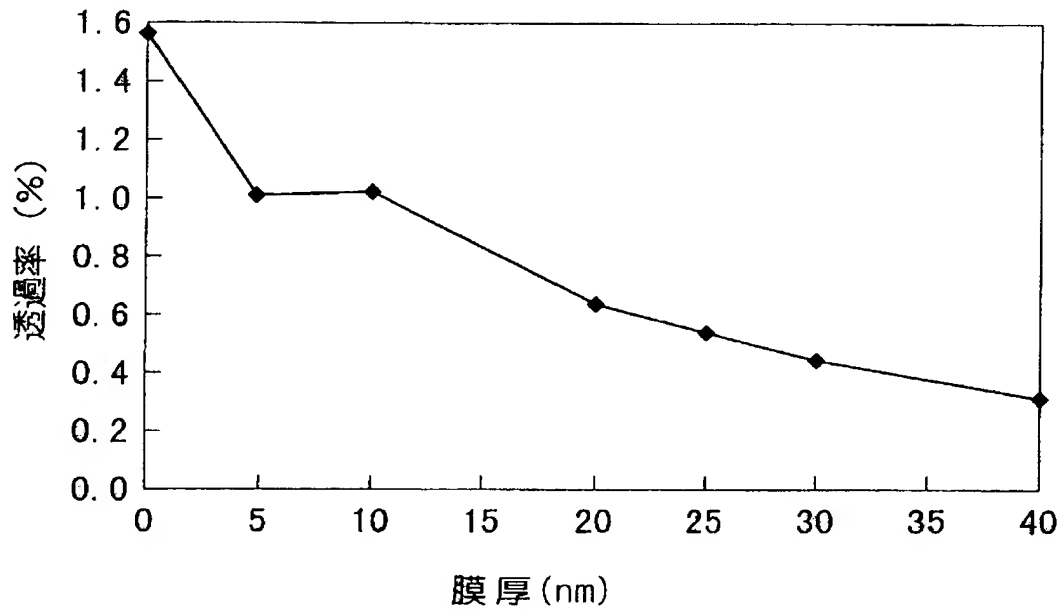
【図 9】



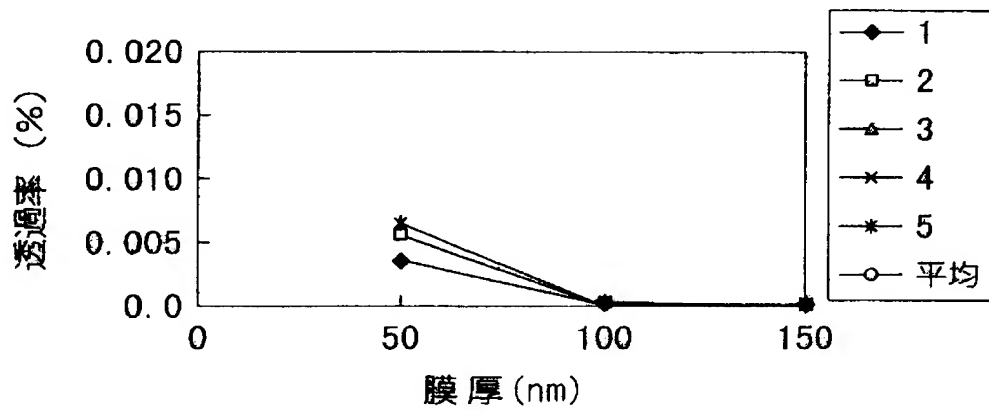
【図 10】



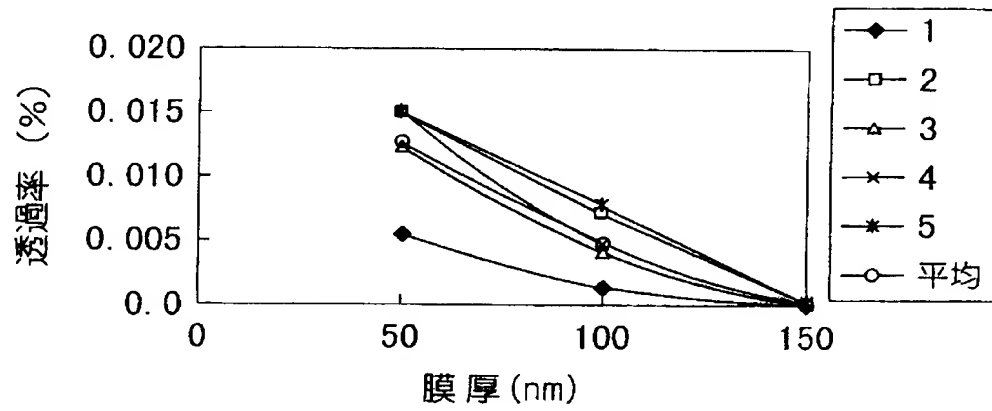
【図 1 1】



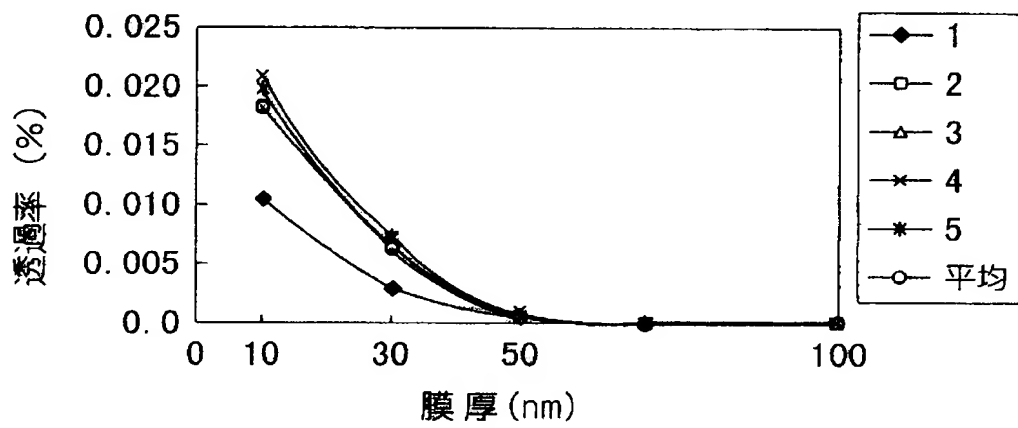
【図 1 2】



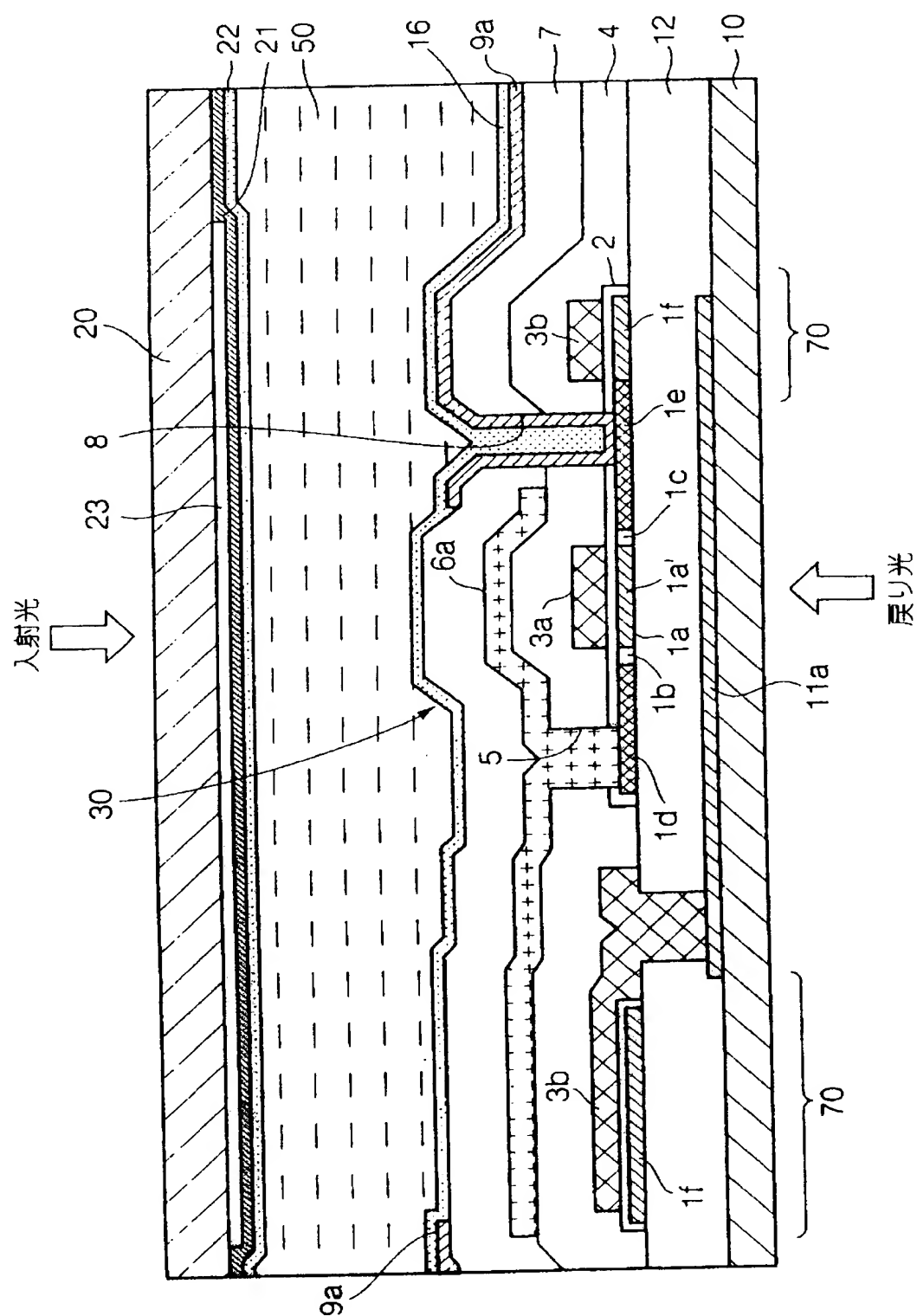
【図 1 3】



【図 1 4】



【图 15】



【書類名】 要約書

【要約】

【課題】 優れた遮光性能を有する遮光膜を提供する。また、この遮光膜を備えた電気光学装置用基板および電気光学装置並びに電子機器を提供すること。

【解決手段】 高融点金属の窒素化合物、シリコン化合物、タングステン化合物、タングステン、シリコンのうちの 1 種からなるバリア層 B 1 と、酸素化合物になると遮光性の劣化が見られる金属単体または金属化合物のいずれか一方からなるメタル層 M 1 とを有する遮光膜 1 1 1 とする。

【選択図】 図 3

出 願 人 履 歴 情 報

識別番号 [000002369]

1. 変更年月日	1990年 8月20日
[変更理由]	新規登録
住 所	東京都新宿区西新宿2丁目4番1号
氏 名	セイコーエプソン株式会社